

PCT

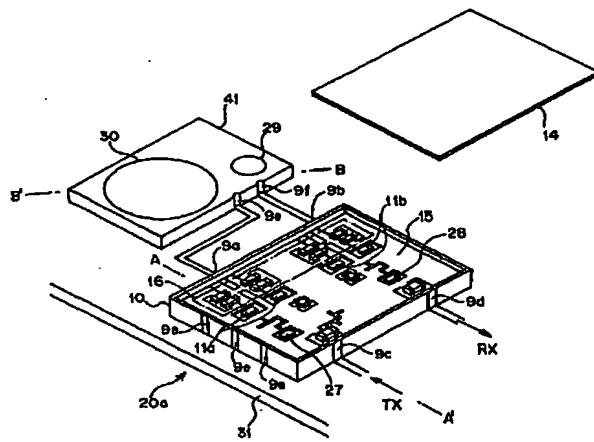
世界知的所有権機関  
国際事務局  
特許協力条約に基づいて公開された国際出願



(51) 国際特許分類6 H04B 1/50, H03H 9/72, H01P 1/383	A1	(11) 国際公開番号 WO00/52841
		(43) 国際公開日 2000年9月8日(08.09.00)
(21) 国際出願番号 PCT/JP99/00980		(81) 指定国 CN, JP, US, 欧州特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE)
(22) 国際出願日 1999年3月1日(01.03.99)		添付公開書類 国際調査報告書
(71) 出願人 (米国を除くすべての指定国について) 富士通株式会社(FUJITSU LIMITED)[JP/JP] 〒211-8588 神奈川県川崎市中原区上小田中4丁目1番1号 Kanagawa, (JP)		
(72) 発明者 ; および (75) 発明者／出願人 (米国についてのみ) 馬庭 透(MANIWA, Toru)[JP/JP] 渡辺保信(WATANABE, Yasunobu)[JP/JP] 大出高義(ODE, Takayoshi)[JP/JP] 長谷川剛(HASEGAWA, Tsuyoshi)[JP/JP] 〒211-8588 神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内 Kanagawa, (JP)		
(74) 代理人 弁理士 真田 有(SANADA, Tamotsu) 〒180-0004 東京都武蔵野市吉祥寺本町一丁目10番31号 吉祥寺広瀬ビル5階 Tokyo, (JP)		

(54)Title: RADIO FREQUENCY CIRCUIT FOR RADIO TRANSMISSION/RECEPTION, AND RADIO FREQUENCY CIRCUIT MODULE FOR RADIO TRANSMISSION/RECEPTION

(54)発明の名称 無線送受信用高周波回路及び無線送受信用高周波回路モジュール



(57) Abstract

A radio frequency circuit module for radio transmission and reception comprises a semiconductor element (27), a first surface acoustic wave duplexer (11a), a second surface acoustic wave duplexer (11b) and a circulator (29), which are integrally mounted on a ceramic circuit substrate (10) and hermetically sealed into a module. The circulator is attached to a magnetic shield to sufficiently attenuate signals in the transmission band and ensure sufficient suppression outside the band.

(57)要約

無線送受信用高周波回路及び無線送受信用高周波回路モジュールにおいて、半導体素子（27）と、第1の弾性表面波型デュプレクサ（11a）と、第2の弾性表面波型デュプレクサ（11b）と、サーキュレータ（29）とをそなえ、これらが共通のセラミック基板（10）に一体に実装されるとともに気密封じされてモジュール化され、さらに、上記サーキュレータを磁気シールド構造体に設けることで、送信帯域の信号を十分に減衰させるようにし、かつ、帯域外の抑圧量を十分確保できるようにする。

PCTに基づいて公開される国際出願のパンフレット第一頁に掲載されたPCT加盟国を同定するために使用されるコード(参考情報)

AE アラブ首長国連邦	DM ドミニカ	KZ カザフスタン	RU ロシア
AG アンティグア・バーブーダ	DZ アルジェリア	LC セントルシア	SD スーダン
AL アルバニア	EE エストニア	L1 リヒテンシュタイン	SE スウェーデン
AM アルメニア	ES スペイン	LK スリ・ランカ	SG シンガポール
AT オーストリア	FI フィンランド	LR リベリア	SI スロヴェニア
AU オーストラリア	FR フランス	LS レソト	SK スロバキア
AZ アゼルバイジャン	GA ガボン	LT リトアニア	SL シエラ・レオネ
BA ボスニア・ヘルツェゴビナ	GB 英国	LU ルクセンブルグ	SN セネガル
BB バルバドス	GD グレナダ	LV ラトヴィア	SZ スワジ兰ド
BE ベルギー	GE グルジア	MA モロッコ	TD チャード
BF ブルガリア・ファソ	GH ガーナ	MC モナコ	TG トーゴー
BG ブルガリア	GM ガンビア	MD モルドヴァ	TJ タジキスタン
BJ ベナン	GN ギニア	MG マダガスカル	TM トルクメニスタン
BR ブラジル	GR ギリシャ	MK マケドニア旧ユーゴスラヴィア	TR トルコ
BY ベラルーシ	GW ギニア・ビサオ	共和国	TT トリニダード・トバゴ
CA カナダ	HR クロアチア	ML マリ	TZ タンザニア
CF 中央アフリカ	HU ハンガリー	MN モンゴル	UA ウクライナ
CG コンゴー	ID インドネシア	MR モーリタニア	UG ウガンダ
CH スイス	IE アイルランド	MW マラウイ	US 米国
C1 コートジボアール	IL イスラエル	MX メキシコ	UZ リスベキスタン
CM カメルーン	IS インド	MZ モザンビーク	VN ゲトナム
CN 中国	IS アイスランド	NE ニジェール	YU ユーロースラヴィア
CR コスタ・リカ	IT イタリア	NL オランダ	ZA 南アフリカ共和国
CU キューバ	JP 日本	NO ノールウェー	ZW ジンバブエ
CY キプロス	KE ケニア	NZ ニュー・ジーランド	
CZ チェコ	KG キルギスタン	PL ポーランド	
DE ドイジ	KP 北朝鮮	PT ポルトガル	
DK デンマーク	KR 韓国	RO ルーマニア	

## 明細書

## 無線送受信用高周波回路及び無線送受信用高周波回路モジュール

## 5 技術分野

本発明は、W-CDMA方式を用いた無線方式を採用する移動体通信方式に用いて好適な、無線送受信用高周波回路及び無線送受信用高周波回路モジュールに関する。

## 10 背景技術

近年、移動体通信方式としてW-CDMA方式(Wideband-Code Division Multiple Access:広帯域CDMA方式)に関する研究・開発が盛んであり、無線送受信機の高周波回路の製品も数多く出されている。この高周波回路は、アンテナ、送信部、受信部等からなり、それらのモジュールが別々に構成されていた。

15 図27は、従来の無線送受信用高周波回路のブロック図であるが、この図27に示す高周波回路90は、送受信アンテナ90aと、この送受信アンテナ90aに接続されたアンテナデュプレクサ90bと、このアンテナデュプレクサ90bから出力される受信信号を低雑音で増幅する低雑音増幅器90cと、送信信号を増幅するための高出力アンプ90eと、この高出力アンプ90eの出力をアンテナデュプレクサ90bに入力するとともに、送受信の両系統の信号を分離するためのアイソレータ90dとをそなえて構成されている。

20 このアンテナデュプレクサ90bに用いられるものとして、誘電体型デュプレクサと弾性表面波型デュプレクサがある。このうち、誘電体型デュプレクサは、部品が大きく、周囲の部品の電界シールドが不十分になるという理由で、これままで基板と一体化されたものはなかった。

25 そのため、弾性表面波型デュプレクサを基板と一体化することが考えられるが、上記のように、送受信アンテナ90a、アイソレータ90d、高出力アンプ90eという順で接続されており、このアンテナデュプレクサ90bが1つのため、W-CDMA方式では、帯域外の抑圧量を十分に確保することができなかった。

図28は、W-CDMA方式における、弹性表面波型デュプレクサを用いてアンテナデュプレクサ90bを構成した場合の受信特性を示す図である。この図28に示すグラフは、横軸に1.5GHz～2.5GHz(1500.0MHz～2500.0MHz)までの周波数をとり、縦軸にこの弹性表面波型デュプレクサを通過した点での受信特性を表したものである。W-CDMA方式の送信帯域は、1.92(A点)～1.98GHz(B点)であり、受信帯域は、2.11GHz(C点)～2.17GHz(D点)であって、送信帯域(A, B)と、受信帯域(C, D)とが、190MHzの間隔を有する。ここで、横軸の1区間は、100MHzである。ところで、この図28に示すように、弹性表面波型デュプレクサの特性は、受信帯域(C, D)両側の直近において大きな減衰量を得ることができるもの、この受信帯域(C, D)から離れた帯域では、大きな減衰量を得ることができない。すなわち、送信帯域と受信帯域とが離れているので、弹性表面波型デュプレクサを用いてフィルタリング(ろ波)を行なう場合は、送信帯域の信号は十分に減衰されない。従って、弹性表面波型デュプレクサは、送信周波数帯と受信周波数帯とが近接していないので、W-CDMA方式には使用されなかった。

さらに、図29は、弹性表面波型デュプレクサの送信電力の受信側でのパワー漏洩量の特性を示す図である。この図29に示すグラフの縦軸は、送信側から受信側へのパワー漏洩量の特性を表したものであるが、この図29のよう、送信信号を30dBしか減衰量を得ることができず、自分の送信したパワーが受信側に漏洩してしまっている。

本発明はこのような課題に鑑み創案されたもので、例えばW-CDMA方式のような送信帯域と受信帯域とが離れているような無線方式に用いられる、無線送受信用高周波回路及び無線送受信用高周波回路モジュールにおいて、送信帯域の信号を十分に減衰せしようにし、かつ、帯域外の抑圧量を十分確保できるようにした、無線送受信用高周波回路及び無線送受信用高周波回路モジュールを提供することを目的とする。

## 発明の開示

このため、本発明の無線送受信用高周波回路は、送信無線信号を電力増幅する半導体素子と、この半導体素子の出力側に接続されて、半導体素子からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサと、受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサと、無線信号を送受信するアンテナと、このアンテナに接続されたアンテナ用端子と第1の弾性表面波型デュプレクサに接続された送信無線信号用入力端子と第2の弾性表面波型デュプレクサに接続された受信無線信号用出力端子とを有するサーキュレータとをそなえ、少なくとも上記の半導体素子、第1の弾性表面波型デュプレクサ及び第2の弾性表面波型デュプレクサが共通のセラミック基板に一体に実装されるとともに、セラミック基板に実装されている少なくとも上記の第1の弾性表面波型デュプレクサ及び第2の弾性表面波型デュプレクサが気密封じされて、モジュール化されていることを特徴としている。

従って、このようにすれば、弾性表面波型デュプレクサを用いても送信帯域の信号を十分に減衰させることができ、かつ、帯域外の抑圧量を十分確保できるようになる。また、一枚のセラミック基板に実装されている上、サーキュレータの周辺の空間を有効利用することができるので、小型化が促進されるようになる。さらに、セラミック基板の端から遠い箇所であって、磁気シールドを十分に行なうことができるようになる。

また、本発明の無線送受信用高周波回路は、送信無線信号を電力増幅する半導体素子と、この半導体素子の出力側に接続されて、半導体素子からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサと、受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサと、無線信号を送受信するアンテナと、アンテナに接続されたアンテナ用端子と第1の弾性表面波型デュプレクサに接続された送信無線信号用入力端子と第2の弾性表面波型デュプレクサに接続された受信無線信号用出力端子とを有するサーキュレータとをそなえて構成されたことを特徴としている。

従って、このようにすれば、弾性表面波型デュプレクサを用いることができるようになり、アンテナ、サーキュレータ、弾性表面波型デュプレクサ、増幅器チップという順で接続された結果、送信側から受信側の経路においてデュプレクサ

が 2 個介装されているので、送信帯域の信号を十分に減衰させることができ、帯域外の抑圧量を十分確保できるようになる。また、W-CDMA 方式の無線送受信機に弹性表面波型デュプレクサを使用できるようになる。さらに、アンテナと高周波回路部品との接続のための配線が固定になり、回路規模を小さくできるほか、アンテナ周辺の調整も不要とできる利点がある。

さらに、本発明の無線送受信用高周波回路モジュールは、無線送受信用高周波回路を構成する、送信無線信号を電力増幅する半導体素子と、この半導体素子からの送信無線信号をろ波して出力する第 1 の弹性表面波型デュプレクサと、受信無線信号をろ波して出力する第 2 の弹性表面波型デュプレクサとが一体に実装された 10 セラミック基板と、セラミック基板に実装されている少なくとも上記の第 1 の弹性表面波型デュプレクサ及び第 2 の弹性表面波型デュプレクサを気密封じするため、セラミック基板に装着される蓋部材とをそなえて構成されたことを特徴としている。

従って、このようにすれば、弹性表面波型デュプレクサを用いても送信帯域の信号を十分に減衰させることができ、かつ、帯域外の抑圧量を十分確保できるようになる。また、一枚のセラミック基板に実装されているので、小型化が促進されるようになる。

また、本発明の無線送受信用高周波回路モジュールは、無線送受信用高周波回路を構成すべく、送信無線信号を電力増幅する半導体素子と、この半導体素子からの送信無線信号をろ波して出力する第 1 の弹性表面波型デュプレクサと、受信無線信号をろ波して出力する第 2 の弹性表面波型デュプレクサとをそなえ、上記の半導体素子、第 1 の弹性表面波型デュプレクサ及び第 2 の弹性表面波型デュプレクサが共通の基板に一体に実装されていることを特徴としている。

従って、このようにすれば、小型化ができるようになり、送信側から受信側の経路においてデュプレクサが 2 個介装されているので、帯域外の抑圧量を十分確保できるようになる。

加えて、本発明の無線送受信用高周波回路モジュールは、無線送受信用高周波回路を構成する、送信無線信号を電力増幅する半導体素子、この半導体素子からの送信無線信号をろ波して出力する第 1 の弹性表面波型デュプレクサ及び受信無

線信号をろ波して出力する第 2 の弾性表面波型デュプレクサのうちの少なくとも 1 つの素子と、この素子のための表面電極と、この表面電極に接合された導体片とを有する半導体チップと、回路パターンを形成され、この回路パターンに半導体チップにおける導体片が接合されることにより、半導体チップを回路パターンに接続された基板とをそなえて構成されたことを特徴としている。  
5

従って、このようにすれば、さらに実装面積を低減できるようになり、小型化が促進される。

#### 図面の簡単な説明

1 0 図 1 は本発明の基本回路構成を示す図である。

図 2 は本発明の回路構成におけるモジュール化の第 1 のモジュール化パターンを示す図である。

図 3 は本発明の回路構成におけるモジュール化の第 2 のモジュール化パターンを示す図である。

1 5 図 4 は本発明の回路構成におけるモジュール化の第 3 のモジュール化パターンを示す図である。

図 5 は本発明の回路構成におけるモジュール化の第 4 のモジュール化パターンを示す図である。

図 6 は本発明の第 1 実施形態に係る無線送受信用高周波回路のブロック図である。  
2 0

図 7 は本発明の第 1 実施形態に係る無線送受信用高周波回路モジュールの斜視図である。

図 8 は弾性表面波型デュプレクサの周囲を拡大した図である。

図 9 はワイヤーボンディングを用いた多層基板の断面の一例を示す図である。

2 5 図 10 は本発明の第 1 実施形態に係る無線送受信用高周波回路モジュールの送信系の断面図である。

図 11 は第 1 基板の断面図である。

図 12 (a) は本発明の第 1 実施形態に係るサーチュレータ部を拡大して示す分解斜視図であり、図 12 (b) は本発明の第 1 実施形態に係るサーチュレータ

部を拡大して示す分解斜視図である。

図13は本発明の第1実施形態に係るサーキュレータ部の断面図である。

図14(a)はフリップチップ実装を用いた半導体チップの一例を示す図であり、図14(b)はフリップチップ実装を用いた半導体チップと基板との接合例を示す図である。

図15は本発明の第1実施形態に係る送信系から受信系に漏洩する電力スペクトラム密度を示す図である。

図16は本発明の第1実施形態に係るアンテナから受信系に漏洩する電力スペクトラム密度を示す図である。

図17は本発明の第1実施形態の変形例に係る弾性表面波型デュプレクサの周囲を拡大した図である。

図18は本発明の第1実施形態の変形例に係るサーキュレータ部を拡大して示す分解斜視図である。

図19は本発明の第1実施形態の変形例に係るサーキュレータ部の断面図である。

図20は本発明の第2実施形態に係る無線送受信用高周波回路モジュールの斜視図である。

図21は本発明の第2実施形態に係る無線送受信用高周波回路モジュールの送信系の断面図である。

図22は本発明の第3実施形態に係る無線送受信用高周波回路モジュールの斜視図である。

図23は本発明の第3実施形態に係る無線送受信用高周波回路モジュールの送信系の断面図である。

図24は本発明の第4実施形態に係る無線送受信用高周波回路モジュールを蓋を外して示す斜視図である。

図25は本発明の第4実施形態の変形例に係る無線送受信用高周波回路モジュールを蓋を外して示す斜視図である。

図26は本発明の第4実施形態の変形例に係る無線送受信用高周波回路モジュールの送信系の断面図である。

図27は従来の無線送受信用高周波回路のブロック図である。

図28はW-CDMA方式における弹性表面波型デュプレクサを用いてアンテナデュプレクサを構成した場合の受信特性を示す図である。

図29はW-CDMA方式における弹性表面波型デュプレクサの送信電力の受信側でのパワー漏洩量の特性を示す図である。

### 発明を実施するための最良の形態

#### (A) 本発明の原理説明

図1は、本発明の基本回路構成を示すとともにモジュール化すべき回路部分を説明するための図である。この図1に示す無線送受信用高周波回路1は、送信無線信号を電力増幅する半導体素子1eと、この半導体素子1eの出力側に接続されてこの半導体素子1eからの送信無線信号をろ波して出力する第1の弹性表面波型デュプレクサ1dと、受信無線信号をろ波して出力する第2の弹性表面波型デュプレクサ1cと、無線信号を送受信するアンテナ1aと、このアンテナ1aに接続されたアンテナ用端子と第1の弹性表面波型デュプレクサ1dに接続された送信無線信号用入力端子と第2の弹性表面波型デュプレクサ1cに接続された受信無線信号用出力端子とを有するサーチュレータ1bとをそなえ、上記の半導体素子1e、第1の弹性表面波型デュプレクサ1d及び第2の弹性表面波型デュプレクサ1cが共通のセラミック基板1zに一体に実装されるとともに、このセラミック基板1zに実装されている上記の半導体素子1e、第1の弹性表面波型デュプレクサ1d及び第2の弹性表面波型デュプレクサ1cが気密封じされて、モジュール化されている。

図2は、本発明の回路構成におけるモジュール化の第1のモジュール化パターンを示す図である。この図2に示す無線送受信用高周波回路2aは、上記の半導体素子1e、第1の弹性表面波型デュプレクサ1d及び第2の弹性表面波型デュプレクサ1cに加えて、サーチュレータ1bもこのセラミック基板1zに一体に実装されるとともに、このセラミック基板1zに実装されている上記の半導体素子1e、第1の弹性表面波型デュプレクサ1d、第2の弹性表面波型デュプレクサ1c及びサーチュレータ1bが気密封じされて、モジュール化されている。

図3は、本発明の回路構成におけるモジュール化の第2のモジュール化パターンを示す図である。この図3に示す無線送受信用高周波回路2bは、上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d、第2の弾性表面波型デュプレクサ1c及びサーチュレータ1bに加えて、アンテナ1aもこのセラミック基板1zに一体に実装されるとともに、このセラミック基板1zに実装されている少なくとも上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d、第2の弾性表面波型デュプレクサ1c及びサーチュレータ1bが気密封じられて、モジュール化されている。

図4は、本発明の回路構成におけるモジュール化の第3のモジュール化パターンを示す図である。この図4に示す無線送受信用高周波回路2cは、上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d及び第2の弾性表面波型デュプレクサ1cがセラミック基板1zに一体に実装されるとともに、このセラミック基板1zに実装されている上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d及び第2の弾性表面波型デュプレクサ1cが気密封じられて、モジュール化され、サーチュレータ1bが第1基板1yに一体に実装されて、モジュール化され、且つ、アンテナ1aが第2基板1xに一体に実装されて、モジュール化されている。

図5は、本発明の回路構成におけるモジュール化の第4のモジュール化パターンを示す図である。この図5に示す無線送受信用高周波回路2dは、上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d及び第2の弾性表面波型デュプレクサ1cがセラミック基板1zに一体に実装されるとともに、このセラミック基板1zに実装されている上記の半導体素子1e、第1の弾性表面波型デュプレクサ1d及び第2の弾性表面波型デュプレクサ1cが気密封じられて、モジュール化され、且つ、上記のサーチュレータ1b及びアンテナ1aが第1基板1yに一体に実装されて、モジュール化されている。

そして、上記のサーチュレータ1bは、磁気シールド構造体内に設けられている。その磁気シールド構造体は、上記のサーチュレータ1bを構成するフェライト及びこのフェライトに近接して設けられた磁石の周囲に設けられた磁気遮蔽部材をそなえて構成されている。また、上記の半導体素子1eは、ヘテロジャンク

ションバイポーラトランジスタから構成されている。

さらに、上記のアンテナ 1 a は、セラミック基板 1 z の表面上に設けられたアンテナパターンで構成されてもよく、第 2 基板 1 x の表面上に設けられたアンテナパターンで構成されてもよく、第 1 基板 1 y の表面上に設けられたアンテナパターンで構成されてもよい。

#### 5 (B) 本発明の第 1 実施形態の説明

図 6 は、本発明の第 1 実施形態に係る無線送受信用高周波回路のブロック図である。この図 6 に示す無線送受信用高周波回路 3 は、自局の無線信号を送信するとともに、他局の無線信号を受信する高周波回路であり、高出力アンプ（半導体素子）27 と、弹性表面波型デュプレクサ（第 1 の弹性表面波型デュプレクサ）11a と、弹性表面波型デュプレクサ（第 2 の弹性表面波型デュプレクサ）11b と、抵抗 3a、抵抗 3b と、アンテナ 8 と、サーキュレータ部 29 と、低雑音增幅器 28 とをそなえて構成されている。

ここで、高出力アンプ 27 は、送信無線信号を電力増幅するものであり、アンテナ 8 は受信無線信号をろ波して出力する無線信号を送受信するものであり、また、低雑音增幅器 28 は弹性表面波型デュプレクサ 11a からの出力を低雑音で增幅するものである。

また、弹性表面波型デュプレクサ 11a は、この高出力アンプ 27 の出力側に接続されて、この高出力アンプ 27 からの送信無線信号をろ波して出力するものである。この弹性表面波型デュプレクサ 11a は、媒質の表面あるいは異なった媒質との境界面に、そのエネルギーを集中させて伝播する弹性表面波を用い、所定の周波数を有する信号のみを通過させるバンドパスフィルタとして機能しており、この弹性表面波型デュプレクサ 11a は、2 系統のろ波部分を有する。そして、この一方が高出力アンプ 27 からの出力をろ波するとともに、他方は弹性表面波型デュプレクサ 11b で反射され、サーキュレータ部 29 を経て再びアンテナ 8 から放射されないよう、抵抗 3a を介してアースされるようになっている。

また、サーキュレータ部 29 は、弹性表面波型デュプレクサ 11a からの送信信号をアンテナ 8 に入力するとともに、アンテナ 8 からの受信信号を弹性表面波型デュプレクサ 11b に入力するものであって、アンテナ 8 に接続されたアンテ

ナ用端子 25 a と弾性表面波型デュプレクサ 11 a に接続された送信無線信号用  
5 入力端子 25 b と弾性表面波型デュプレクサ 11 b に接続された受信無線信号用  
出力端子 25 c とを有する。

同様に、弾性表面波型デュプレクサ 11 b は、このサーキュレータ部 29 に接  
5 続されて、受信無線信号をろ波して出力するものである。この弾性表面波型デュ  
プレクサ 11 b も、弾性表面波型デュプレクサ 11 a と同様にバンドパスフィル  
タとして機能しており、2 系統のろ波部分を有する。そして、この一方がサーキ  
ュレータ部 29 からの出力をろ波するとともに、他方はサーキュレータ部 29 を  
介して漏洩する送信無線信号がその一方の弾性表面波型デュプレクサ 11 b に逆  
10 流しないよう、抵抗 3 b を介してアースされるようになっている。

加えて、抵抗 3 a は、弾性表面波型デュプレクサ 11 a に接続され、受信信号  
のうちサーキュレータ部 29 を経て、弾性表面波型デュプレクサ 11 b で反射さ  
れた信号電力をアースするためのものであり、また、抵抗 3 b は、弾性表面波型  
デュプレクサ 11 b に接続され、送信信号のうちサーキュレータ部 29 で漏洩し  
15 た信号電力をアースするためのものである。

なお、このブロック図は、以降の他の実施形態でも用いられる。また、抵抗 3  
a, 3 b は、以下の他の実施形態及び変形例においても、実装されているものと  
する。以降の説明中において、これらのアンテナ用端子 25 a, 送信無線信号用  
5 入力端子 25 b, 受信無線信号用出力端子 25 c を、単に端子 25 a, 25 b,  
20 25 c と呼称することがある。

図 7 は、本発明の第 1 実施形態に係る無線送受信用高周波回路モジュールの斜  
視図である。この図 7 に示す無線送受信用高周波回路モジュール 20 a は、W-  
C D M A 方式に用いられる無線送受信用高周波回路を構成するモジュールであつ  
て、回路基板 31 の上に、多層セラミック基板 10 と、蓋部材 14 と、第 1 基板  
25 41 とをそなえて構成されている。

この多層セラミック基板 10 は、高出力アンプ（半導体素子） 27, 弾性表面  
波型デュプレクサ（第 1 の弾性表面波型デュプレクサ） 11 a 及びこれらに接続  
された抵抗 R, キャパシタ C, インダクタ L 等のチップ部品からなる送信系の部  
品と、弾性表面波型デュプレクサ（第 2 の弾性表面波型デュプレクサ） 11 b,

低雑音増幅器 28 及びこれらに接続されたチップ部品からなる受信系の部品などが  
一体に実装されている。またこの多層セラミック基板 10 は、凹所（くぼみ）15 の中に、これらの部品を有し、また、この凹所 15 中に信号線やグラウンドライン等の回路パターンが形成されている。なお、この基板の材料にセラミックが  
5 用いられている理由は、気密保持性に優れているからである。

さらに、この多層セラミック基板 10 の側面（図 7 の右側）には、送信信号の  
入力端子 9c、受信信号の出力端子 9d が設けられ、その向かい側（図 7 の左  
側）の側面には送信信号の出力端子 9a、受信信号の入力端子 9b が設けられる  
とともに、手前の側面には、グラウンド端子 9e が 3 か所設けられている。

10 そして、蓋部材 14 は、この多層セラミック基板 10 に気密に装着されて、こ  
の多層セラミック基板 10 に実装されている高出力アンプ 27、弾性表面波型デ  
ュプレクサ 11a 及び弾性表面波型デュプレクサ 11b を気密封じするようにな  
っている。この気密封じとは、例えば窒素等の不活性気体が注入されることで、  
酸素と接触させないようにするものであり、これから、弾性表面波型デュプレク  
15 サ内の櫛形電極（図示省略）等の酸化を防止できるようになる。またこれから、  
少なくとも弾性表面波型デュプレクサ 11a、弾性表面波型デュプレクサ 11b  
が気密封じされて、モジュール化されていることになる。なお、図示はしないが、  
気密封じのモジュール化の部材を、これら弾性表面波型デュプレクサ 11a、弾  
性表面波型デュプレクサ 11b の 2 種類だけで構成することも可能である。

20 さらに、第 1 基板 41 は、回路基板 31 上に設けられ、回路パターンとはんだ  
付け等されて多層セラミック基板 10 と電気的に接続されており、サーキュレー  
タ部 29 と、アンテナ（アンテナパターン 30）とをそなえて構成されている。

また、多層セラミック基板 10 に含まれる高出力アンプ 27 は、送信無線信号  
を電力増幅するものであり、例えばヘテロジャンクションバイポーラトランジス  
25 タ（HBT）から構成することができる。この HBT は、単位面積あたりの電流  
密度が電界効果トランジスタ（FET）よりも高いので、チップの占有面積を小  
さくすることができ、回路の小型化ができる。また、弾性表面波型デュプレクサ  
11a は、この高出力アンプ 27 からの送信無線信号をろ波して出力するもので  
あり、弾性表面波型デュプレクサ 11b は、受信無線信号をろ波して出力するも

のである。そして、低雑音増幅器 28 は、弾性表面波型デュプレクサ 11b からの受信信号を低雑音で増幅するものであり、また、抵抗 R、キャパシタ C、インダクタ L 等のチップ部品は、インピーダンスの整合等に用いられ、例えば 1.0 mm × 5 mm の大きさのものからなり、上記の各素子にはんだ付け等により接続されている。  
5

従って、この無線送受信用高周波回路は、上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b が多層セラミック基板 10 に一体に実装されるとともに、この多層セラミック基板 10 に実装されている上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b が気密封じられて、モジュール化  
10 され、且つ、サーキュレータ部 29 及びアンテナパターン 30b が第 1 基板 41 に一体に実装されて、モジュール化されていることになる。

図 8 は、弾性表面波型デュプレクサ 11a、11b の周囲を拡大した図であり、多層セラミック基板 10 上の弾性表面波型デュプレクサ 11a、11b と、位相調整用回路 16 と、アンテナ端子 16b と、凹所 15a、15b とからなる。こ  
15 こで、この送信用の弾性表面波型デュプレクサ 11a は、凹所 15a に埋設され、ワイヤーボンディングによって、この多層セラミック基板 10 に固定されており、その出力側端子が位相調整用回路 16 に接続されるようになっている。

そして、この弾性表面波型デュプレクサ 11a は、低雑音増幅器 28 から入力される送信信号をフィルタリング（ろ波）し、その信号を位相調整用回路 16 に  
20 出力する。また、位相調整用回路 16 は、回路パターンと、π 型に配置されたキャパシタ C、インダクタ L 等のチップ部品とから構成され、その回路パターン上にスルーホール 26 を有し、位相調整用回路 16 とアンテナ端子 16b とが電気的に接続されている。このスルーホール 26 とは、多層セラミック基板 10 を貫通するように設けられた穴であって、その穴の内壁が導体部材によってコーティングされたものである。そして、基板上面の回路パターンと、下面の回路パターンとが、この穴を通じて、電気的に接続される。  
25

さらに、受信用の弾性表面波型デュプレクサ 11b も凹所 15b に埋設され、ワイヤーボンディングによって、この多層セラミック基板 10 に固定されるとともに、入力側端子が位相調整用回路 16 に接続され、受信信号を低雑音増幅器 2

8 (図 7 参照) に出力するようになっている。

加えて、位相調整用回路 16 は、弾性表面波型デュプレクサ 11a と弾性表面波型デュプレクサ 11b との双方の周波数特性に影響が出ないように、アンテナ端子 16b において、送信用の弾性表面波型デュプレクサ 11a の負荷が受信帯域で大きく、また、受信用の弾性表面波型デュプレクサ 11b の負荷が送信帯域で大きくなるように位相を調整するようになっている。

このワイヤーボンディングとは、この多層セラミック基板 10 の内層の信号線やグラウンドラインに、接続する方法である。図 9 は、ワイヤーボンディングを用いた多層基板の断面の一例を示す図である。この図 9 に示すように、多層セラミック基板 10 は、例えば 6 層 (10a, 10b, 10c, 10d, 10e, 10f) からなり、底板 24 が第 6 層 10f に付設されている。そして、この図 9 の中央に位置する部品 (例えば、弾性表面波型デュプレクサ 11a, 弹性表面波型デュプレクサ 11b, 高出力アンプ 27 等) は、この多層セラミック基板 10 に設けられた凹所に埋設され、また、この部品の各端子には、金属線材 44a, 44b が接合されて、図 9 の左側の金属線材 44a は、第 2 層 10b の回路パターン 45a に接続され、この回路パターン 45a に接続されたビアホール 46a を介して、第 4 層 10d 内の回路パターンに接続されている。

このビアホールとは、多層セラミック基板 10 内の各層間を電気的に接続するように設けられた穴であって、その穴の内壁が導体部材によってコーティングされたものである。スルーホール 26 は、基板を貫通するものであるのに対して、このビアホールは、非貫通なものである。同様に図 9 の右側の金属線材 44b は、第 2 層 10b の回路パターン 45b に接続され、この回路パターン 45b に接続されたビアホール 46b を介して、第 1 層 10a ~ 第 6 層 10f のグラウンドパターンと接続され、底板 24 にアースされている。

また、図 7 に示す AA' のラインでの断面は図 10 のようになる。図 10 は、本発明の第 1 実施形態に係る無線送受信用高周波回路モジュール 20a の送信系の断面図であり、この図 10 の右側から左側に向かって、信号が流れている。

この図 10 に示す多層セラミック基板 10 は、回路基板 31 の上に設けられ、その中に 3 箇所の島部 42a, 42b, 42c を有するとともに、2 箇所ある凹

所にそれぞれ、弹性表面波型デュプレクサ 11 a と高出力アンプ 27 とが設けられている。さらに、多層セラミック基板 10 は、この図 10 の最も右側に側面端子 9c (9d) を有し、左側に側面端子 9a (9b) を有する。加えて、島部 42a, 42b, 42c はそれぞれ、垂直方向に設けられた導電性のビアホール 19a, 19b, 19c, 19d, 19e, 19f を内部に設け、これらのビアホールと接続された上面の回路パターンに、インダクタ L2, キャパシタ C1, インダクタ L1 がはんだ付け等で接続されている。また、これらのインダクタ L2, キャパシタ C1, インダクタ L1 が置かれている面が、多層セラミック基板 10 の元々の部品配置面となる。

そして、これらの部品は、蓋部材 14 で覆われて、その中に例えば窒素等の不活性気体が注入されることで気密封じがなされ、酸素と接触しないようになり、弹性表面波型デュプレクサ内の櫛形電極（図示省略）等の酸化を防止できるようになる。また、弹性表面波型デュプレクサ 11 a 又は弹性表面波型デュプレクサ 11 b が、閉所性の部材（図示省略）で封入されることにより気密封じがなされ実装されるように構成することもできる。

なお、気密封じを必要としない弹性表面波型デュプレクサがある場合には、別の多層セラミック基板（図示省略）上に構成することができる。すなわち、無線送受信用高周波回路モジュール 20a は、無線送受信用高周波回路を構成すべく、送信無線信号を電力増幅する高出力アンプ（半導体素子）27 と、この高出力アンプ 27 からの送信無線信号をろ波して出力する弹性表面波型デュプレクサ（第 1 の弹性表面波型デュプレクサ）11 a と、受信無線信号をろ波して出力する弹性表面波型デュプレクサ（第 2 の弹性表面波型デュプレクサ）11 b とをそなえ、上記の高出力アンプ 27, 弹性表面波型デュプレクサ 11 a 及び弹性表面波型デュプレクサ 11 b が共通の多層セラミック基板（図示省略）に一体に実装されるようにできる。

また、この図 10 における送信信号の流れは、次のようになる。すなわち、送信信号は、外部の回路パターン 18a とはんだ付けされた右側の側面端子 9c より入力される。そして、この信号は、基板内層の回路パターン 18b, ビアホール 19a, 19b を介して、凹所に埋設された高出力アンプ 27 に入力される。

さらに、高出力アンプ 27からの出力信号は、ビアホール 19cを介して、島部 42bの上面の回路パターン、ビアホール 19dを通って、凹所に埋設された弾性表面波型デュプレクサ 11aに入力される。弾性表面波型デュプレクサ 11a の出力は、ビアホール 19eを介して、島部 42cのインダクタ L<sub>1</sub>に接続され 5て、このインダクタ L<sub>1</sub>の他の一端は、ビアホール 19f、回路パターン 18d を通って、図 10 の左側の側面端子 9a から外部の回路パターン 18e に出力されるのである。そして、回路パターン 18e から出力された送信信号は、図 7 における第 1 基板 41 に入力される。

なお、ここで、弾性表面波型デュプレクサ 11a (図 7 参照) のグラウンド端 10 子は、高出力アンプ 27 のグラウンド端子及び他の素子のグラウンド端子とともに、一緒に回路基板 31 のグラウンドパターン 18c にアースされている。また、受信系の断面及び信号の流れは、この送信系と同様であるので、その詳細な説明を省略する。

次に、図 7 に示す第 1 基板 41 について図 11 を用いて説明する。図 11 は、 15 第 1 基板 41 上の B B' (図 7 参照) に沿った断面図である。この図 11 に示す 第 1 基板 41 は、底板 24 上に設けられた多層のセラミック基板であり、この中 央部に設けられたサーキュレータ部 29 (詳細については、後述する) と、この第 1 基板 41 の表面上に設けられたアンテナパターン 30 とからなる。従って、 アンテナが、第 1 基板 41 の表面上に設けられたアンテナパターン 30 で構成さ 20 れていることになる。

この図 11 で、送信系の信号の流れを説明すると、次のようになる。すなわち、 送信信号は、側面端子 9e から、この第 1 基板 41 に入力され、この第 1 基板 4 1 の内層の回路パターン 18f、ビアホール 19g を通って、上面の回路パター 25 ン 18g に導かれる。そして、サーキュレータ部 29 の端子 25b から入力され た信号は、別の端子 25a から出力され、その出力は、回路パターン 18h、ビ 20 ホール 19h、内層の回路パターン 18i、ビアホール 19i を介して、この第 1 基板 41 の上面に設けられたアンテナパターン 30 に入力されている。受信系の信号の流れも、送信信号と同様の経路をとるので、その詳細な説明を省略する。

このように、第1基板41内の空間が有効に利用されるので、小型化ができ、設計上の自由度が生じるようになる。次にサーチュレータ部29に関して、図12(a), (b)を用いて説明する。

図12(a)は、本発明の第1実施形態に係るサーチュレータ部29に用いられる磁気シールドの斜視図である。この図12(a)に示す磁気シールド部材14bは、磁気シールドを行なうものであって、金属平板14cと脚部14dとを有する。金属平板14cは、鉄あるいはニッケル等の強磁性材料からなり、この金属平板14cの周縁部に複数の脚部14dを設けている。また、脚部14dもこの金属平板14cと同様に、鉄あるいはニッケル等の強磁性材料からなる。

図12(b)は、本発明の第1実施形態に係るサーチュレータ部29を拡大して示す分解斜視図である。この図12(b)に示すように、このサーチュレータ部29は、磁気シールド構造体内に設けられているものであって、底板24と、フェライト23aと、3種類の端子25a, 25b, 25cと、永久磁石22と、磁気シールド部材14bとをそなえて構成されている。

ここで、底板24は、鉄あるいはニッケル等の強磁性材料からなる金属平板であり、フェライト23aは、この第1基板41に設けられた円筒形の穴に埋設され、磁界を導波する機能を有する。そして、3本の金属線材はそれぞれ、このフェライト23aに120°の間隔を置いて巻回され、それぞれの一端がリボンボンディングによって、第1基板41上面の回路パターン43a, 43b, 43cに接続されて、端子25a, 25b, 25cとして機能している。また、これらの3か所の端子25a, 25b, 25cにはそれぞれ、キャパシタC, インダクタL等のチップ部品が接続されて、インピーダンス整合が行なわれるようになっている。さらに、永久磁石22は、このフェライト23aの上部に設けられて、このフェライト23aに一定磁界を与えるものである。

そして、これらが、第1基板41(図11参照)に設けられた複数のスルーホール26に貫通するようにして差し込まれて、底板24と接続され、そして、その脚部14dと底板24とが協働して、サーチュレータ部29のフェライト23aと永久磁石22との磁気シールド機能を発揮している。従って、磁気シールド構造体が、このサーチュレータ部29を構成する巻線付きフェライト23a及び

フェライト 23 a に近接して設けられた磁石（永久磁石 22）の周囲に設けられた磁気遮蔽部材をそなえて構成されていることになる。

図 13 は、本発明の第 1 実施形態に係る、図 12 のサーキュレータ部 29 の C C' に沿った断面図である。この図 13 の中央部のフェライト 23 a と永久磁石 22 とが、上端に位置する金属平板 14 b と下端に位置する底板 24 とがスルーホール 26 を介して電気的に接続されて、磁気遮蔽がなされるようになっている。

これにより、高出力アンプ 27 からの信号は、このサーキュレータ部 29 の端子 25 b に入力され、この信号の磁界が、永久磁石 22 から与えられる一定磁界を受けて進行方向が変えられ、フェライト 23 a により導波されて、端子 25 a を介して、アンテナパターン 30（図 7 参照）から出力される。また、アンテナパターン 30 からの受信信号は、端子 25 a に入力されてから、フェライト 23 a により導波されて、端子 25 c から出力されるのである。

このように、サーキュレータ部 29 が、磁気シールド構造体内に設けられるので、サーキュレータ部 29 が、多層セラミック基板 10 の端から遠い箇所であって、蓋部材 14 だけでの磁気シールドでは不十分な位置にあっても、磁気シールドを十分に行なうことができるようになる。また、このサーキュレータ部 29 周辺の空間を有効に利用することができるので、小型化ができる利点がある。

さらに、小型化に着目すれば、フリップチップ実装を用いて、このような高周波回路モジュールを空間的に効率よく実装できる。このフリップチップ実装について、図 14 (a), (b) を用いて説明する。

図 14 (a) は、フリップチップ実装を用いた半導体チップの一例を示す図である。この図 14 (a) に示す半導体チップ 48 は、その中央に設けられた増幅器等の機能的部品と、円柱形の導体片 32 とから構成されている。

この素子は、送信無線信号を電力増幅する高出力アンプ 27、この高出力アンプ 27 からの送信無線信号をろ波して出力する弾性表面波型デュプレクサ 11 a 及び受信無線信号をろ波して出力する弾性表面波型デュプレクサ 11 b のうちの少なくとも 1 つの素子である。そして、この素子の端子はそれぞれ、この図 14 (a) の表面電極 32 a ~ 32 d に接続されるようになっている。これらの表面電極 32 a ~ 32 d は、この素子（高出力アンプ 27 若しくは弾性表面波型デュ

プレクサ 11 a 若しくは 11 b) のためのものであり、素子の端子と接続されている。さらに、導体片 32 は、表面電極 32 a～32 d に接合され、この材料は、例えば金 (Au) である。そして、この金からなる導体片 32 は、ワイヤーボンディングと同一の手法か或いは、メッキによって表面電極 32 a～32 d に形成 5 されている。

さらに、図 14 (b) はフリップチップ実装を用いた半導体チップと基板との接合例を示す図である。図 14 (a) に示した半導体チップ 48 が、上下反転されてから、図 14 (b) に示す多層セラミック基板 10 内の凹所に形成された回路パターン 18 p と接合されるようになっている。ここで、接合方法は、この回路パターン 18 p に熱と圧力によって接合する方法が用いられている。また、これら半導体チップ 48 と、多層セラミック基板 10 とから、無線送受信用高周波回路 47 が構成されている。

すなわち、多層セラミック基板 10 は、その中に、回路パターン 18 p が形成され、この回路パターン 18 p に半導体チップ 48 における導体片 32 が接合されることにより、半導体チップ 48 と回路パターン 18 p とが電気的に接続されるようになっている。

また、この多層セラミック基板 10 には、接合される素子、特に高出力アンプ 27 から発生する熱を底板 24 (図 9, 13 参照) に逃がすためのサーマルビア 19 p と、グラウンドパターン 18 c とを有する。このように、フリップチップ 20 実装を用いることによって、さらに実装面積を低減できるようになる。

このような構成により、無線信号の送受信が行なわれる。再度図 7 に戻って、まず、送信系では、高出力アンプ 27 からの信号が、弾性表面波型デュプレクサ 11 a にてフィルタリングされ、位相調整用回路 16 を通って側面端子 9 a から出力される。このとき、位相調整用回路 16 によって、送信信号から見た受信用 25 の弾性表面波型デュプレクサ 11 b のインピーダンスは大きくなっている。そして、第 1 基板 41 にて、サーキュレータ部 29 を介して、アンテナパターン 30 から、送信される。

また、受信系では、アンテナパターン 30 からの信号は、サーキュレータ部 29 を介して、第 1 基板 41 から出力される。そして、その後は多層セラミック基

板 1 0 にて、位相調整用回路 1 6 を通って、弾性表面波型デュプレクサ 1 1 b に  
5 入力される。このとき、位相調整用回路 1 6 によって、受信信号から見た送信用  
の弾性表面波型デュプレクサ 1 1 a のインピーダンスは大きくなっている。そし  
て、弾性表面波型デュプレクサ 1 1 b にて、その信号は、フィルタリングされて  
から、低雑音増幅器 2 8 に入力される。

図 1 5 は、本発明の第 1 実施形態に係る、送信系から受信系に漏洩する電力ス  
ペクトラム密度を示す図である。この図 1 5 の横軸は 1. 5 G H z ～ 2. 5 G H  
z (1 5 0 0. 0 M H z ～ 2 5 0 0. 0 M H z) までの周波数であり 1 区間が 1  
0 0 M H z である。また、縦軸は受信系に漏洩した電力スペクトラム密度の大  
1 0 きさを表したものである。この図 1 5 に示すように、W-C D M A 方式においては、  
受信帯域 (C, D と付された箇所) と、送信帯域 (A, B と付された箇所) とは、  
1 9 0 M H z の間隔を有する。ここで、A 点、B 点、C 点、D 点の周波数値はそ  
れぞれ、1. 9 2 G H z, 1. 9 8 G H z, 2. 1 1 G H z, 2. 1 7 G H z で  
ある。そして、この図 1 5 に示すように、送信帯域の電力は、6 0 d B もの高減  
1 5 衰が得られるようになり、送受信の両系統での信号の分離が良好に行なわれてい  
ることがわかる。

また、図 1 6 は、本発明の第 1 実施形態に係る、アンテナから受信系に漏洩す  
る電力スペクトラム密度を示す図である。この図 1 6 の横軸も 1. 5 G H z ～ 2.  
5 G H z までの周波数であり、縦軸も受信系に漏洩した電力スペクトラム密度の  
2 0 大きさを表したものである。この図 1 6 に示すように、A 点では、3 4. 3 d B  
もの減衰が得られ、さらに、B 点 (1. 9 8 G H z) では、4 9. 5 d B もの高  
減衰が得られるようになっている。従って、送信信号をフィルタリングできる。

このようにして、W-C D M A 方式のように、送信帯域と受信帯域とが離れて  
2 5 いるような無線方式に適用が可能となる。すなわち、弾性表面波型デュプレクサ  
1 1 a, 1 1 b を用いて、アンテナパターン 3 0 、サーキュレータ部 2 9 、弾性  
表面波型デュプレクサ 1 1 a, 1 1 b 、高出力アンプ 2 7 (増幅器チップ) とい  
う順で接続された結果、送信側から受信側の経路においてデュプレクサが 2 個介  
装されていることになるので、送信帯域の信号が十分に減衰されることができ、  
帶域外の抑圧量が十分確保されるようになる。また、弾性表面波型デュプレクサ

11 a, 11 bを用いたフィルタリングが行なえるので、送信帯域の信号が十分に減衰されるようになる。

またこのように、高出力アンプ27、弹性表面波型デュプレクサ11 a, 11 bが一枚の多層セラミック基板10に実装されているので、小型化が促進され無線送受信機のコンパクト化に寄与できるようになる。また、フリップチップ実装を用いるようにすれば、さらに実装面積を低減できるようになる。

そして、サーキュレータ部29が、磁気シールド構造体に設けられているので、多層セラミック基板10での位置に関わらず、十分な磁気シールドを行なうことができるようになり、また、サーキュレータ部29の周辺の空間を有効利用することができ、やはり、小型化ができる。さらに、電力増幅器チップに、単位面積あたりの電流密度がFETよりも高いHBTを用いているので、チップの占有面積を小さくできるため、小型化ができる。

#### (B1) 本発明の第1実施形態の変形例の説明

上述した位相調整用回路16(図8参照)は、ストリップラインによって構成することもできる。図17は、本発明の第1実施形態の変形例に係る、弹性表面波型デュプレクサ11 a, 11 bの周囲を拡大した図である。この多層セラミック基板10上には、弹性表面波型デュプレクサ11 a, 11 bとともに、位相調整用回路16の代わりに、位相調整用回路16'が設けられている。この位相調整用回路16'は、スルーホール26を有し、このスルーホール26が、多層セラミック基板10の側面に設けられたアンテナ端子16 bと電気的に接続されている。また、弹性表面波型デュプレクサ11 a, 11 bは、ワイヤーボンディングによって、この多層セラミック基板10に接続されている。なお、これらは、上述したものと同一なので、その機能の更なる説明を省略する。

この位相調整用回路16'は、ストリップラインからなり、弹性表面波型デュプレクサ11 aと弹性表面波型デュプレクサ11 bとの双方の周波数特性に影響が出ないように、アンテナ端子16 bで、送信用の弹性表面波型デュプレクサ11 aの負荷が受信帯域で大きく、また、受信用の弹性表面波型デュプレクサ11 bの負荷が送信帯域で大きくなるように位相を調整するものである。

このような構成により、この送信用の弹性表面波型デュプレクサ11 aは、低

雑音増幅器 2 8 から入力される送信信号をフィルタリングし、その信号を位相調整用回路 1 6' に出力する。また、受信信号はサーキュレータ部 2 9 (図 7 参照) から入力され、位相調整用回路 1 6' に入力され、送受信の分離が行なえるようになる。

5 なお、上記の第 1 実施形態における、サーキュレータ部 2 9 を他の構成にすることも可能である。図 18 は、本発明の第 1 実施形態の変形例に係るサーキュレータ部 2 3 を拡大して示す分解斜視図である。この図 18 に示すサーキュレータ部 2 3 は、鉄あるいはニッケル等の強磁性材料からなる底板 2 4 と、基板に設けられた円筒形の穴に埋設されたフェライト 2 3 a と、このフェライト 2 3 a に 1 10 20° の間隔を置いて巻回されて端子として機能している 3 本の金属線材と、このフェライト 2 3 a の上部に付設された永久磁石 2 2 とをそなえるほか、磁気シールド部材 1 4 g, 1 4 h, 1 4 i とをそなえて構成されている。これら、フェライト 2 3 a, 各端子、永久磁石 2 2 はそれぞれ、上述したものと同一のものなので更なる説明を省略する。

15 一方、磁気シールド部材 1 4 g, 1 4 h, 1 4 i は、鉄あるいはニッケル等の強磁性材料からなる金属片であって、このフェライト 2 3 a の周囲に設けられた複数の穴の中に立設されて底板 2 4 と接続されるようになっている。そして、これらと底板 2 4 とが協働して、サーキュレータ部 2 3 のフェライト 2 3 a と永久磁石 2 2 とを取り囲んで、磁気シールド機能を発揮するようになっている。すな 20 わち、サーキュレータ部 2 3 は、図 13 と同様に、磁気シールド構造体内に設けられており、また、その磁気シールド構造体が、サーキュレータ部 2 3 を構成する巻線付きフェライト 2 3 a 及びこのフェライト 2 3 a に近接して設けられた磁石 (永久磁石 2 2) の周囲に設けられた磁気遮蔽部材をそなえて構成されていることになる。

25 図 19 は、図 18 のサーキュレータ部 2 3 の C, C' に沿った断面図である。この図 19 に示す多層セラミック基板 1 0 の中央部に凹所が設けられ、この凹所にフェライト 2 3 a が埋設されている。そして、この上に永久磁石 2 2 が設けられ、これらフェライト 2 3 a と永久磁石 2 2 とが、上部の蓋部材 1 4 と磁気シールド部材 1 4 g, 1 4 h, 1 4 i と底板 2 4 とからなる磁気シールド部材により

磁気遮蔽がなされるようになっている。また、フェライト 23a に 3 本の金属線材が巻回され、この多層セラミック基板 10 の回路パターンと電気接続がなされている。

これにより、弾性表面波型デュプレクサ 11a (図 7 参照) からの信号が、端子 25a を介して入力され、その信号の磁界は、永久磁石 22 による一定磁界を受けて進行方向が変えられ、フェライト 23a により導波されて、隣接する他の端子 25b から出力される。また、全く同様に、受信信号も、端子 25b を介して入力され、その信号の磁界は、永久磁石 22 による一定磁界を受けて進行方向が変えられ、フェライト 23a により導波されて、隣接する他の端子 25c から出力される。

このような構成により、送信系では、高出力アンプ 27 からの信号が、弾性表面波型デュプレクサ 11a にてフィルタリングされ、位相調整用回路 16' を通って側面端子 9a から出力され、サーキュレータ部 23 を介して、アンテナパターン 30 から送信される。ここで、位相調整用回路 16' によって、送信信号から見た受信用の弾性表面波型デュプレクサ 11b のインピーダンスは大きくなっている。また、受信系では、アンテナパターン 30 からの信号は、サーキュレータ部 23 を介して、多層セラミック基板 10 にて、位相調整用回路 16' を通って、弾性表面波型デュプレクサ 11b に入力される。このとき、位相調整用回路 16' によって、受信信号から見た送信用の弾性表面波型デュプレクサ 11a のインピーダンスは大きくなっている。そして、弾性表面波型デュプレクサ 11b にて、その信号は、フィルタリングされてから、低雑音増幅器 28 に入力される。

このようにして、サーキュレータ部 23 が、その周囲に鉄やニッケル等の強磁性体製の微小な柱部材 14g を立てた、磁気シールド構造体に設けられているので、多層セラミック基板 10 での位置に関わらず、十分な磁気シールドを行なうことができるようになる。また、サーキュレータ部 23 の周辺の空間を有効利用することができて小型化ができるので、基板設計の自由度が高まるようになる。また、送信側から受信側の経路においてデュプレクサが 2 個介装されていることになるので、送信帯域の信号を十分に減衰させることができ、帯域外の抑圧量を十分確保できるようになる。また、弾性表面波型デュプレクサ 11a, 11b を

用いてフィルタリングを行なうようにできて、送信帯域の信号が十分に減衰されるようになり、W-C DMA方式について使用できるようになる。

### (C) 本発明の第2実施形態の説明

無線送受信用高周波回路は、別の分割構成とすることができます。すなわち、アンテナと、サーキュレータとを個別の基板にモジュール化して、残りの部分を他の基板に一体化することもできる。なお、以下の他の実施形態の説明においても、これらの分割の仕方に応じて、モジュールの構成が詳述されている。

図20は、本発明の第2実施形態に係る無線送受信用高周波回路モジュールの斜視図である。この図20に示す無線送受信用高周波回路モジュール20bは、10回路基板31と、この上に配設された多層セラミック基板50と、第1セラミック基板51aと、第2セラミック基板51bとをそなえて構成されている。

ここで、多層セラミック基板50は、凹所15を有し、その中に信号線やグラウンドライン等の回路パターンが作成されている。また、この多層セラミック基板50は、高出力アンプ27、弹性表面波型デュプレクサ11a及びこれらに接続されたチップ部品（抵抗R、キャパシタC、インダクタL等）からなる送信系の部品と、弹性表面波型デュプレクサ11b、低雑音増幅器28及びこれらに接続されたチップ部品からなる受信系の部品とが一体に実装されている。ここで、高出力アンプ27は、ヘテロジャンクションバイポーラトランジスタから構成されている。なお、弹性表面波型デュプレクサ11a、11b、低雑音増幅器28及び抵抗R、キャパシタC、インダクタL等のチップ部品は上述したものと同一のものであるので、更なる説明を省略する。

また、同じくこの多層セラミック基板50の側面には、送信信号の入力端子9c、受信信号の出力端子9dが設けられ、それと向かい合う側面にはそれぞれ、受信信号の入力端子9b、送信信号の出力端子9aが設けられ、また、その他の25側面には、グラウンド端子9eが3か所設けられている。そして、蓋部材14は、この多層セラミック基板50に装着されて、この多層セラミック基板50に実装されている高出力アンプ27、弹性表面波型デュプレクサ11a及び弹性表面波型デュプレクサ11bを気密封じするようになっている。その方法は、上述したものと同様である。

そして、第2セラミック基板51bは、この第1セラミック基板51aに接続され、アンテナがこの第2セラミック基板51bの表面上に設けられたアンテナパターン30aで構成されている。

さらに、第1セラミック基板51aは、多層セラミック基板50に接続され、  
5 サーキュレータ部29Aが、一体化に実装されて、モジュール化されている。このサーキュレータ部29Aは、多層セラミック基板50の出力端子9aに接続される端子25bと、アンテナパターン30aに接続される端子25aと、多層セラミック基板50の入力端子9bに接続される端子25cとの3種類の端子を有するサーキュレータである。さらに、このサーキュレータ部29Aは、磁気シールド構造体内に設けられており、その磁気シールド構造体が、サーキュレータ部29Aを構成する巻線付きフェライト及びこのフェライトに近接して設けられた磁石の周囲に設けられた磁気遮蔽部材をそなえて構成されている。

従って、この無線送受信用高周波回路は、上記の高出力アンプ27、弹性表面波型デュプレクサ11a、11bが多層セラミック基板50に一体に実装される  
15 とともに、この多層セラミック基板50に実装されている上記の高出力アンプ27、弹性表面波型デュプレクサ11a、11bが気密封じされてモジュール化され、また、サーキュレータ部29Aが第1セラミック基板51aに一体に実装されて、モジュール化され、且つ、アンテナパターン30aが第2セラミック基板51bに一体に実装されて、モジュール化されていることになる。

20 また、この図20に示すDD'のラインでの断面は図21のようになる。図21は、本発明の第2実施形態に係る無線送受信用高周波回路モジュール20bの送信系の断面図である。この図21に示す多層セラミック基板50は、回路基板31の上に設けられており、また、この多層セラミック基板50は、3箇所の島部42d、42e、42fを有し、2箇所の凹所にはそれぞれ、弹性表面波型デュプレクサ11aと、高出力アンプ27とが設けられている。また、これらの部材は、ワイヤーボンディングによって、電気的に接続されている。このワイヤーボンディングに関する説明は、上述したものと同一であるので、更なる説明を省略する。

また、これらの部品は、蓋部材14で覆われて気密封じがなされ、これらの部

品と酸素が接触しないようになっている。これから、弹性表面波型デュプレクサ  
内の櫛形電極（図示省略）等の酸化を防止できるようになる。また、弹性表面波  
型デュプレクサ 11 a 又は弹性表面波型デュプレクサ 11 b が、閉所性の部材  
（図示省略）で封入されることにより気密封じがなされて実装されるように構成  
することもできる。

なお、気密封じを必要としない弹性表面波型デュプレクサを用いることができる  
場合には、多層セラミック基板（図示省略）上に構成することができる。すな  
わち、無線送受信用高周波回路モジュール 20 b は、無線送受信用高周波回路を  
構成すべく、送信無線信号を電力増幅する高出力アンプ（半導体素子） 27 と、  
この高出力アンプ 27 からの送信無線信号をろ波して出力する弹性表面波型デュ  
プレクサ（第 1 の弹性表面波型デュプレクサ） 11 a と、受信無線信号をろ波し  
て出力する弹性表面波型デュプレクサ（第 2 の弹性表面波型デュプレクサ） 11  
b とをそなえ、上記の高出力アンプ 27、弹性表面波型デュプレクサ 11 a 及び  
弹性表面波型デュプレクサ 11 b が共通の多層セラミック基板（図示省略）に一  
体に実装されるようにできる。なお、この高出力アンプ 27 は、ヘテロジアンク  
ションバイポーラトランジスタから構成されている。

この図 21 における送信信号の流れは、次のようになる。すなわち、送信信号  
は、外部の回路パターン 18 a とはんだ付けされた右側の側面端子 9 c より入力  
され、この信号は、島部 42 f 内層の回路パターン、ビアホールを介して、凹所  
に埋設された高出力アンプ 27 に入力される。ここで、島部 42 f でキャパシタ  
C<sub>1</sub> が接続されている。さらに、高出力アンプ 27 からの出力信号は、島部 42 e  
内層の回路パターン、上面の回路パターン、ビアホールを介して、凹所に埋設  
された弹性表面波型デュプレクサ 11 a に入力される。ここで、島部 42 e でキ  
ャパシタ C<sub>2</sub> が接続されている。また、ここで、弹性表面波型デュプレクサ 11  
a のグラウンド端子は、高出力アンプ 27 のグラウンド端子及び他の素子のグラ  
ウンド端子とともに、一緒に回路基板 31 のグラウンドパターン 18 c にアース  
されている。さらに、弹性表面波型デュプレクサ 11 a の出力は、島部 42 d の  
インダクタ L<sub>1</sub> に接続されて、このインダクタ L<sub>1</sub> の他の一端が、回路パターン、  
ビアホールを介して、図 21 の左側の側面端子 9 a から外部の回路パターン 18

e に出力されるのである。なお、受信系の断面及び信号の流れは、この送信系と同様であるので、その詳細な説明を省略する。

5 このような構成により、多層セラミック基板 50 において、送信系では、高出力アンプ 27 からの信号が、弾性表面波型デュプレクサ 11a にてフィルタリングされ、サーキュレータ部 29A を介して、アンテナパターン 30a から送信される。また、受信系では、アンテナパターン 30a からの信号は、サーキュレータ部 29A を介して、弾性表面波型デュプレクサ 11b に入力されて、フィルタリングされてから、低雑音増幅器 28 に入力される。

10 このようにして、各部品の一体化により小型化がなされるほか、別個の基板を組み合わせることもできるので、基板設計の自由度が高まる。また、送信側から受信側の経路においてデュプレクサが 2 個介装されているので、送信帯域の信号を十分に減衰させることができ、帯域外の抑圧量を十分確保できるようになる。さらに、弾性表面波型デュプレクサ 11a, 11b を用いてフィルタリングを行なうので、送信帯域の信号が十分に減衰されるようになり、W-CDMA 方式について使用できるようになる。

#### (D) 本発明の第 3 実施形態の説明

20 図 22 は、本発明の第 3 実施形態に係る無線送受信用高周波回路モジュールの斜視図である。この図 22 に示す無線送受信用高周波回路モジュール 20c は、回路基板 31 と、この上に配設された多層セラミック基板 50a と、第 1 基板 5 1c とをそなえて構成されている。

ここで、多層セラミック基板 50a は、蓋部材 14, 凹所（くぼみ）15 を有し、その中に、高出力アンプ 27, 弾性表面波型デュプレクサ 11a 及びこれらに接続されたチップ部品からなる送信系の部品をそなえ、また、この多層セラミック基板 50a は、凹所 15 内に弾性表面波型デュプレクサ 11b, 低雑音増幅器 28 及びこれらに接続されたチップ部品（抵抗 R, キャパシタ C, インダクタ L 等）からなる受信系の部品とをそなえ、これらが一体に実装されている。さらに、この多層セラミック基板 50a は、この多層セラミック基板 50a に実装されている上記の高出力アンプ 27, 弾性表面波型デュプレクサ 11a, 11b を気密封じするために、この多層セラミック基板 50a に装着される蓋部材 14 と

をそなえて構成されている。また、ここで、高出力アンプ 27 は、ヘテロジアンクションバイポーラトランジスタから構成されている。

また、この多層セラミック基板 50a は、それらに加えて、サーチュレータ部 29B をそなえて構成されている。このサーチュレータ部 29B は、無線信号を送受信するアンテナパターン 30b に接続されたアンテナ用端子 25a, 弹性表面波型デュプレクサ 11a に接続された送信無線信号用入力端子 25b 及び弹性表面波型デュプレクサ 11b に接続された受信無線信号用出力端子 25c を有する。

また、このサーチュレータ部 29B は、この多層セラミック基板 50a に設けられた穴に埋設されている。そして図 13 と同様に、磁気シールド構造体内に設けられており、また、その磁気シールド構造体が、サーチュレータ部 29B を構成する巻線付きフェライト 23a 及びこのフェライト 23a に近接して設けられた磁石（永久磁石 22）の周囲に設けられた磁気遮蔽部材をそなえて構成されている。これにより、サーチュレータ部 29B は、多層セラミック基板 50a での位置に関わらず、十分な磁気シールドが行なわれ、また、この周辺の空間が有効利用されるので、やはり、小型化できる利点がある。

そして、この多層セラミック基板 50a は、このサーチュレータ部 29B をこれらの高出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b と共に多層セラミック基板 50a に一体に実装し、上記の蓋部材 14 で、上記の高出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b 及びサーチュレータ部 29B を気密封じするように構成されている。また、弹性表面波型デュプレクサ 11a 又は弹性表面波型デュプレクサ 11b が、閉所性の部材（図示省略）で封入されることにより気密封じがなされて実装されるように構成することもできる。気密に関しては上述したことと同様である。

この多層セラミック基板 50a の側面には、送信信号の入力端子 9c, 受信信号の出力端子 9d が設けられ、左側の側面にはアンテナに接続される端子 9f が設けられ、また、手前の側面には、グラウンド端子 9e が 2 か所設けられている。端子 9f は、サーチュレータ部 29B に、接続されている。なお、高出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b, 低雑音増幅器 28 及び抵抗 R,

キャパシタC、インダクタL等のチップ部品は上述したものと同一のものであるので、更なる説明を省略する。

さらに、多層セラミック基板50aの端子9fには、アンテナ用の多層セラミック基板51cが接続され、アンテナがこの多層セラミック基板51cの表面上に設けられたアンテナパターン30bで構成されている。  
5

従って、この無線送受信用高周波回路は、上記の高出力アンプ27、弹性表面波型デュプレクサ11a、11bに加えて、サーチュレータ29Bも多層セラミック基板50aに一体に実装されるとともに、多層セラミック基板50aに実装されている上記の高出力アンプ27、弹性表面波型デュプレクサ11a、11b  
10 及びサーチュレータ29Bが気密封じされて、モジュール化されていることになる。

また、この図22に示すEE'のラインでの断面は図23のようになる。図23は、本発明の第3実施形態に係る無線送受信用高周波回路モジュール20cの送信系の断面図である。この図23に示す多層セラミック基板50aは、回路基板31の上に設けられており、また、この多層セラミック基板50aは、2箇所の島部42g、42hを有し、2箇所の凹所にはそれぞれ、弹性表面波型デュプレクサ11aと高出力アンプ27が設けられている。また、蓋部材14が装着されるようになっており、これらの部品と酸素が接触しないようになっている。  
15

なお、気密封じを必要としない弹性表面波型デュプレクサを用いることができる場合には、多層セラミック基板（図示省略）上に構成することができる。すなわち、無線送受信用高周波回路モジュール20cは、無線送受信用高周波回路を構成する、上記の高出力アンプ（半導体素子）27、弹性表面波型デュプレクサ（第1の弹性表面波型デュプレクサ）11a及び弹性表面波型デュプレクサ（第2の弹性表面波型デュプレクサ）11bに加えて、無線信号を送受信するアンテナに接続されたアンテナ用端子25a、弹性表面波型デュプレクサ11aに接続された送信無線信号用入力端子25b及び弹性表面波型デュプレクサ11bに接続された受信無線信号用出力端子25cを有するサーチュレータ部29Bを、上記の高出力アンプ27、弹性表面波型デュプレクサ11a及び弹性表面波型デュプレクサ11bと共に多層セラミック基板（図示省略）に一体に実装したように  
20  
25

できる。またこの場合、サーキュレータ部 29B は、図 13 と同様に、磁気シールド構造体内に設けられており、また、その磁気シールド構造体が、サーキュレータ部 29B を構成する巻線付きフェライト 23a 及びこのフェライト 23a に近接して設けられた磁石（永久磁石 22）の周囲に設けられた磁気遮蔽部材をそなえて構成されている。なお、高出力アンプ 27 は、ヘテロジアンクションバイポーラトランジスタから構成されている。

また、この図 23 における送信信号の流れは、次のようになる。すなわち、送信信号は、外部の回路パターン 18a を介して右側の側面端子 9c より入力され、この信号は、多層セラミック基板 50a の内層の回路パターンを通って、凹所に埋設された高出力アンプ 27 に入力される。さらに、高出力アンプ 27 からの出力信号は、島部 42h 内層の回路パターン、ビアホール、上部の面の回路パターン、ビアホールを介して、凹所に埋設された弾性表面波型デュプレクサ 11a に入力される。この島部 42h では、キャパシタ C<sub>5</sub> やインダクタ L<sub>5</sub> が接続されている。また、ここで、弾性表面波型デュプレクサ 11a のグラウンド端子は、高出力アンプ 27 のグラウンド端子及び他の素子のグラウンド端子とともに、一緒に回路基板 31 のグラウンドパターン 18c にアースされている。さらに、弾性表面波型デュプレクサ 11a の出力は、島部 42g のインダクタ L<sub>4</sub> に接続されて、このインダクタ L<sub>4</sub> の他の一端が、回路パターン、ビアホール、内層の回路パターンを介して、図 23 の左側の側面端子 9f から外部の回路パターン 18e に出力されるのである。なお、受信系の断面及び信号の流れは、この送信系と同様であるので、その詳細な説明を省略する。

そして、これらの部材は、上述したものと同様なワイヤーボンディングによって、電気的に接続されている。このワイヤーボンディングに関する説明は、上述したものと同一であるので、更なる説明を省略する。

このような構成により、図 22 の多層セラミック基板 50a において、送信系では、高出力アンプ 27 からの信号が、弾性表面波型デュプレクサ 11a にてフィルタリングされ、サーキュレータ部 29B を介して、アンテナパターン 30b から送信される。また、受信系では、アンテナパターン 30b からの信号は、サーキュレータ部 29B を介して、弾性表面波型デュプレクサ 11b に入力されて、

フィルタリングされてから、低雑音増幅器 28 に入力される。

このようにして、一体化により小型化がなされるほか、別個の基板を組み合わせることもできるので、基板設計の自由度が高まる。また、送信側から受信側の経路においてデュプレクサが 2 個介装されているので、送信帯域の信号が十分に減衰され、帯域外の抑圧量が十分確保されるようになる。さらに、弹性表面波型デュプレクサ 11a, 11b を用いてフィルタリングを行なうので、送信帯域の信号が十分に減衰されるようになり、W-C DMA 方式について使用できるようになる。

#### (E) 本発明の第 4 実施形態の説明

10 図 24 は、本発明の第 4 実施形態に係る無線送受信用高周波回路モジュールを蓋を外して示す斜視図である。この図 24 に示す無線送受信用高周波回路モジュール 20d は、回路基板 31 と、この上に配設された多層セラミック基板 50b と、蓋部材 14 とをそなえて構成されている。

ここで、多層セラミック基板 50b は、凹所 15 を有し、その中に高出力アンプ 27, 弹性表面波型デュプレクサ 11a 及びこれらに接続されたチップ部品（抵抗 R, キャパシタ C, インダクタ L 等）からなる送信系の部品をそなえるほか、凹所 15 内に弹性表面波型デュプレクサ 11b, 低雑音増幅器 28 及びこれらに接続されたチップ部品からなる受信系の部品と、サーキュレータ部 29c とをそなえて構成され、これらが一体に実装されている。

20 ここで、高出力アンプ 27 は、ヘテロジャンクションバイポーラトランジスタから構成されている。そして、蓋部材 14 が、この多層セラミック基板 50b に実装されている高出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b を気密封じするために、この多層セラミック基板 50b に装着されるようになっている。この気密に関しては上述したことと同様であるので更なる説明を省略する。

25 また、サーキュレータ部 29c は、無線信号を送受信するアンテナパターン 30 に接続されたアンテナ用端子 25a, 弹性表面波型デュプレクサ 11a に接続された送信無線信号用入力端子 25b 及び弹性表面波型デュプレクサ 11b に接続された受信無線信号用出力端子 25c を有する。そして図 13 と同様に、磁気シールド構造体内に設けられており、また、その磁気シールド構造体が、サーキ

ュレータ部 29C を構成する巻線付きフェライト 23a 及びこのフェライト 23a に近接して設けられた永久磁石 22 の周囲に設けられた磁気遮蔽部材をそなえて構成されている。これにより、サーキュレータ部 29C は、多層セラミック基板 50b での位置に関わらず、十分な磁気シールドが行なわれ、また、この周辺の空間が有効利用されるので、小型化できる利点がある。

さらに、この多層セラミック基板 50b は、それらに加えて、アンテナパター ン 30 を、上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b 及びサーキュレータ部 29C と共に多層セラミック基板 50b に一体に実装し、上記の蓋部材 14 で、上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b 及びサーキュレータ部 29C を気密封じするようになっている。また、弾性表面波型デュプレクサ 11a 又は弾性表面波型デュプレクサ 11b が、閉所性の部材（図示省略）で封入されることにより気密封じがなされて実装されるように構成することもできる。

従って、この無線送受信用高周波回路は、上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b 及びサーキュレータ部 29C に加えて、アンテナも多層セラミック基板 50b に一体に実装されるとともに、この多層セラミック基板 50b に実装されている少なくとも上記の高出力アンプ 27、弾性表面波型デュプレクサ 11a、11b 及びサーキュレータ部 29C 及びサーキュレータ部 29C が気密封じされて、モジュール化されていることになる。

加えて、この多層セラミック基板 50b は、受信無線信号を出力する出力端子 9p を側面に有している。なお、これら以外の弾性表面波型デュプレクサ 11a、11b、低雑音増幅器 28 及び抵抗 R、キャパシタ C、インダクタ L 等のチップ部品は上述したものと同一のものであるので、更なる説明を省略する。そして、これらの部材は、ワイヤーボンディングによって、電気的に接続されている。このワイヤーボンディングに関する説明は、上述したものと同一であるので、更なる説明を省略する。

なお、気密封じを必要としない弾性表面波型デュプレクサを用いることができる場合には、多層セラミック基板（図示省略）上に構成することができる。すなわち、無線送受信用高周波回路モジュール 20d は、無線送受信用高周波回路を

構成する、上記の高出力アンプ（半導体素子）27、弹性表面波型デュプレクサ（第1の弹性表面波型デュプレクサ）11a及び弹性表面波型デュプレクサ（第2の弹性表面波型デュプレクサ）11b及びサーキュレータ部29Cに加えて、アンテナ（アンテナパターン30）を、上記の高出力アンプ27、弹性表面波型デュプレクサ11a、弹性表面波型デュプレクサ11b及びサーキュレータ部29Cと共に多層セラミック基板（図示省略）に一体に実装したようにできる。またこの場合、サーキュレータ部29Cは、図13と同様に、磁気シールド構造体内に設けられており、また、その磁気シールド構造体が、サーキュレータ部29Cを構成する巻線付きフェライト23a及びこのフェライト23aに近接して設けられた磁石（永久磁石22）の周囲に設けられた磁気遮蔽部材をそなえて構成されている。なお、高出力アンプ27は、ヘテロジャンクションバイポーラトランジスタから構成されている。

このような構成によって、図24の多層セラミック基板50bにおいて、無線送受信が行なわれる。まず、送信系では、高出力アンプ27からの信号が、弹性表面波型デュプレクサ11aにてフィルタリングされ、サーキュレータ部29Cの送信無線信号用の端子25bを介して入力されて、アンテナパターン30から送信される。また、受信系では、アンテナパターン30からの信号は、サーキュレータ部29Cの端子25aを介して入力されて、端子25cから出力され、そして、弹性表面波型デュプレクサ11bにて、その信号は、フィルタリングされてから、低雑音増幅器28に入力され、側面端子9pからその信号が出力されるのである。

このようにして、高出力アンプ27、弹性表面波型デュプレクサ11a、11b、低雑音増幅器28、アンテナパターン30及びチップ部品の全てを一体化することができて、小型化ができる。また、送信側から受信側の経路においてデュプレクサが2個介装されているので、送信帯域の信号を十分に減衰させることができ、帯域外の抑圧量を十分確保できるようになる。さらに、弹性表面波型デュプレクサ11a、11bを用いてフィルタリングが行なわれるので、送信帯域の信号が十分に減衰されるようになり、W-CDMA方式について使用できるようになる。

またこのようにして、アンテナと高周波回路部品との接続のための配線が不要になり、回路規模を小さくできるほか、アンテナ周辺の調整も不要とできる利点がある。

#### (E 1) 本発明の第4実施形態の変形例の説明

5 図25は、本発明の第4実施形態の変形例に係る無線送受信用高周波回路モジュールを蓋を外して示す斜視図である。この図25に示す無線送受信用高周波回路モジュール20eは、無線送受信用高周波回路を構成するモジュールであって、回路基板31と、この上に配設された多層セラミック基板50cとをそなえて構成されている。ここで、多層セラミック基板50cは、凹所15a、15bと、  
10 アンテナパターーン30と、サーチュレータ部29Dとをそなえるほか、蓋部材14p、14nとをそなえて構成されている。

そして、この多層セラミック基板50cは、凹所15a内に、送信無線信号を電力増幅する高出力アンプ27と、この高出力アンプ27からの送信無線信号をろ波して出力する弾性表面波型デュプレクサ11aと、チップ部品からなる送信系の部品をそなえるほか、凹所15b内に、受信無線信号をろ波して出力する弾性表面波型デュプレクサ11bと、低雑音増幅器28及びチップ部品（抵抗R、キャパシタC、インダクタL等）からなる受信系の部品とをそなえて構成されている。ここで、高出力アンプ27は、ヘテロジャンクションバイポーラトランジスタから構成されている。

20 また、サーチュレータ部29Dは、無線信号を送受信するアンテナパターーン30に接続されたアンテナ用端子25a、弾性表面波型デュプレクサ11aに接続された送信無線信号用入力端子25b、弾性表面波型デュプレクサ11bに接続された受信無線信号用出力端子25cを有する。そして、サーチュレータ部29Dは、上記の高出力アンプ27、弾性表面波型デュプレクサ11a、11bと共に多層セラミック基板50cに一体に実装されている。

25 加えて、蓋部材14p、14nは、この多層セラミック基板50c上に実装されている上記の高出力アンプ27、弾性表面波型デュプレクサ11a、11bを気密封じするものである。

すなわち、多層セラミック基板50cは、アンテナパターーン30を、上記の高

出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b 及びサーチュレータ部 29D と共にこの多層セラミック基板 50c に一体に実装し、蓋部材 14p, 14n で、この多層セラミック基板 50c 上に実装されている上記の高出力アンプ 27, 弹性表面波型デュプレクサ 11a, 11b を気密封じするように構成されている。さらに、弹性表面波型デュプレクサ 11a 又は弹性表面波型デュプレクサ 11b が、閉所性の部材（図示省略）で封入されることにより気密封じがなされて実装されるように構成することもできる。

また、この多層セラミック基板 50c の側面には、送信信号の入力端子 9r, 受信信号の出力端子 9s が設けられている。なお、これ以外の弹性表面波型デュプレクサ 11a, 11b, 低雑音増幅器 28 及び抵抗 R, キャパシタ C, インダクタ L 等のチップ部品は上述したものと同一のものであるので、更なる説明を省略する。

また、この図 25 に示す F F' のラインでの断面は図 26 のようになる。図 26 は、本発明の第 4 実施形態の変形例に係る無線送受信用高周波回路モジュール 20e の送信系の断面図である。この図 26 に示す多層セラミック基板 50c は、部品を配置した空隙 15c と、サーチュレータ部 29D を有し、また下面に底板 24 を設けている。

この左側の空隙 15c には、基板内に設けられた凹所に埋設された高出力アンプ 27 と、島部 42p と、基板内に設けられた凹所に埋設された弹性表面波型デュプレクサ 11a とからなり、これらが多層セラミック基板 50c と一体に実装されて、そしてこれらの上部に蓋部材 14p が装着されて気密封じされている。この気密封じを行なう方法は、上述したものと同一であるので、更なる説明を省略する。

また、これらの部材は、ワイヤーボンディングによって、電気的に接続されている。このワイヤーボンディングに関する説明は、上述したものと同一であるので、更なる説明を省略する。

また、この図 26 の右側のサーチュレータ部 29D は、鉄あるいはニッケル等の強磁性材料からなる底板 24 と、基板に設けられた円筒形の穴に埋設されたフェライト 23a と、このフェライト 23a に 120° の間隔を置いて巻回された

3 本の金属線材と、このフェライト 2 3 a の上部に付設された永久磁石 2 2 と、  
金属平板 1 4 c の周縁部に複数の脚部 1 4 d を設けた磁気シールド部材 1 4 b と  
をそなえて構成されている。ここで、これらの 3 本の金属線材の一端はそれぞれ、  
基板にリボンボンディングによって、接続されている。また、磁気シールド部材  
5 1 4 b は、鉄あるいはニッケル等の強磁性材料からなるものであって、脚部 1 4  
d が、基板に設けられた複数のスルーホール 2 6 に貫通するようにして基板に差  
し込まれて、底板 2 4 と接続されるようになっている。そして、中央部のフェラ  
イト 2 3 a と永久磁石 2 2 とが、上端に位置する磁気シールド部材 1 4 b と下端  
1 0 に位置する底板 2 4 とがスルーホール 2 6 を介して電気的に接続されて、磁気遮  
蔽がなされるようになっている。すなわち、このサーキュレータ部 2 9 D は、磁  
気シールド構造体内に設けられており、その磁気シールド構造体が、サーキュレ  
ータ部 2 9 D を構成する巻線付きフェライト 2 3 a 及びこのフェライト 2 3 a に  
近接して設けられた永久磁石 2 2 の周囲に設けられた磁気遮蔽部材をそなえて構  
成されている。

1 5 これにより、サーキュレータ部 2 9 D は、多層セラミック基板 5 0 c での位置  
に関わらず、十分な磁気シールドが行なわれ、また、この周辺の空間が有効利用  
されるので、小型化できる利点がある。

なお、これら以外で上述したものと同一の符号を有するものの機能は、上述し  
たものと同一のものなので、更なる説明を省略する。

2 0 気密封じを必要としない弾性表面波型デュプレクサを用いることができる場合  
には、多層セラミック基板（図示省略）上に構成することができる。すなわち、  
無線送受信用高周波回路モジュール 2 0 e は、無線送受信用高周波回路を構成す  
る、上記の高出力アンプ 2 7、弾性表面波型デュプレクサ 1 1 a 及び弾性表面波  
型デュプレクサ 1 1 b 及びサーキュレータ部 2 9 D に加えて、アンテナパターン  
2 5 3 0 を、上記の高出力アンプ 2 7、弾性表面波型デュプレクサ 1 1 a、弾性表面  
波型デュプレクサ 1 1 b 及びサーキュレータ部 2 9 D と共に多層セラミック基板  
(図示省略) に一体に実装したようにできる。またこの場合、サーキュレータ部  
2 9 D は、図 1 3 と同様に、磁気シールド構造体内に設けられており、また、そ  
の磁気シールド構造体が、サーキュレータ部 2 9 D を構成する巻線付きフェライ

ト 2 3 a 及びこのフェライト 2 3 a に近接して設けられた永久磁石 2 2 の周囲に設けられた磁気遮蔽部材をそなえて構成されている。なお、高出力アンプ 2 7 は、ヘテロジアンクションバイポーラトランジスタから構成されている。

この図 2 6 における送信信号の流れは、左から右のようになる。すなわち、入力された送信信号は、多層セラミック基板 5 0 c の内層の回路パターン 1 8 a を通って、凹所に埋設された高出力アンプ 2 7 に入力され、その出力信号は、島部 4 2 p 内層の回路パターン、ビアホールを通って、上面の回路パターンに出て、この上面の回路パターンと接続されている U 字形のチップ部品（図示せず）を介して、キャパシタ C<sub>6</sub>、インダクタ L<sub>6</sub> 等のチップ部品と接続され、さらに、ビアホールを介して、凹所に埋設された弾性表面波型デュプレクサ 1 1 a に入力されている。また、ここで、弾性表面波型デュプレクサ 1 1 a のグラウンド端子は、高出力アンプ 2 7 のグラウンド端子及び他の素子のグラウンド端子とともに、一緒に底板 2 4 にアースされている。さらに、弾性表面波型デュプレクサ 1 1 a の出力は、内層の回路パターン、ビアホールを介して、図 2 6 のサーチュレータ部 2 9 D の端子 2 5 b に入力されるのである。そして、この端子 2 5 b からの信号は、フェライト 2 3 a 内を通過して、他の端子 2 5 a から出力され、アンテナパターン 3 0 から送信される。なお、受信系の断面及び信号の流れは、この送信系と同様であるので、その詳細な説明を省略する。

このような構成によって、図 2 5 の多層セラミック基板 5 0 c において、送信系では、高出力アンプ 2 7 からの信号が、弾性表面波型デュプレクサ 1 1 a にてフィルタリングされ、サーチュレータ部 2 9 D を介して、アンテナパターン 3 0 から送信される。また、受信系では、アンテナパターン 3 0 からの信号は、サーチュレータ部 2 9 D を介して、弾性表面波型デュプレクサ 1 1 b に入力されて、フィルタリングされてから、低雑音増幅器 2 8 に入力されるのである。

このようにして、高出力アンプ 2 7、弾性表面波型デュプレクサ 1 1 a、1 1 b、低雑音増幅器 2 8、アンテナパターン 3 0 及びチップ部品の全てを一体化することができて、小型化がなされる。また、送信側から受信側の経路においてデュプレクサが 2 個介装されているので、送信帯域の信号が十分に減衰され、帯域外の抑圧量が十分確保されるようになる。さらに、弾性表面波型デュプレクサ 1

1 a, 11 b を用いてフィルタリングを行なうので、送信帯域の信号が十分に減衰されるようになり、W-CDMA方式について使用できるようになる。

またこのようにして、アンテナと高周波回路部品との接続のための配線が不要になり、回路規模を小さくできるほか、アンテナ周辺の調整も不要とできる利

5 点がある。

#### (F) その他

本発明は上述した実施態様及びその変形例に限定されるものではなく、本発明の趣旨を逸脱しない範囲で、種々変形して実施することができる。

上述した各実施形態及びその変形例における、永久磁石 22 の位置は、フェライト 23 a の上に限らず、その下に設けることも可能である。また、各図において示した抵抗 R, キャパシタ C, インダクタ L 等のチップ部品や回路パターンは、種々変形して、実施可能である。さらに、回路パターンは、はんだ付け以外の方法で電気的に接続してもよい。

さらに、サーチュレータは、第 1 実施形態におけるサーチュレータ部 29 を用いて構成してもよく、第 1 実施形態の変形例におけるサーチュレータ部 23 を用いて構成してもよい。そして、サーチュレータの受信信号出力端子 25 c を、回路パターンに接続しないで、終端させることによって、送信系のアイソレータとして用いることができる。

さらに、本発明は、W-CDMA 方式だけに限らずに、送信帯域と受信帯域とが離れているような無線方式に用いられるができるのは、言うまでもない。

上述した各実施形態及びその変形例における気密封じされたモジュールの中には、弹性表面波型デュプレクサ 11 a, 弹性表面波型デュプレクサ 11 b, 高出力アンプ 27, サーチュレータ部 29 (或いは 29 B, 29 C) が含まれている。従って、少なくとも弹性表面波型デュプレクサ 11 a, 弹性表面波型デュプレクサ 11 b が気密封じされて、モジュール化されていることになる。なお、これら弹性表面波型デュプレクサ 11 a, 弹性表面波型デュプレクサ 11 b だけを、モジュール化して、高出力アンプ 27, サーチュレータ部 29 (或いは 29 B, 29 C) をそのモジュールに含めなくても、実施することができる。

### 産業上の利用可能性

以上のように、本発明によれば、弾性表面波型デュプレクサを用いても送信帯域の信号を十分に減衰させることができ、また、帯域外の抑圧量を十分確保することができ、更には、一枚のセラミック基板に実装されて小型化が促進されて無線送受信機のコンパクト化に寄与するので、W-CDMA方式を用いた無線送受信機の高周波回路に適用できるようになる。

1 0

1 5

2 0

2 5

## 請求の範囲

1. 送信無線信号を電力増幅する半導体素子（1 e ; 2 7）と、

該半導体素子（1 e ; 2 7）の出力側に接続されて、該半導体素子（1 e ; 2 7）からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）と、

受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）と、

無線信号を送受信するアンテナ（1 a ; 3 0）と、

該アンテナ（1 a ; 3 0）と該第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）の出力側と該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）の入力側とに接続されたサーチュレータ（1 b ; 2 9）とをそなえ、

少なくとも上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）が共通のセラミック基板（1 z ; 1 0）に一体に実装されるとともに、該セラミック基板（1 z ; 1 0）に実装されている少なくとも上記の第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）が気密封じされて、モジュール化されていることを特徴とする、無線送受信用高周波回路。

2 0

2. 上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）に加えて、該サーチュレータ（1 b ; 2 9 B）も該セラミック基板（1 z ; 5 0 a）に一体に実装されるとともに、該セラミック基板（1 z ; 5 0 a）に実装されている少なくとも上記の第1の弾性表面波型デュプレクサ（1 d ; 1 1 a），第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）が気密封じされて、モジュール化されていることを特徴とする、請求の範囲第1項記載の無線送受信用高周波回路。

3. 上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1

d ; 1 1 a ) , 第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) 及び該サーキュレータ ( 1 b ; 2 9 C ) に加えて、該アンテナ ( 1 a ; 3 0 ) も該セラミック基板 ( 1 z ; 5 0 b ) に一体に実装されるとともに、該セラミック基板 ( 1 z ; 5 0 b ) に実装されている少なくとも上記の第 1 の弹性表面波型デュプレクサ ( 1 d ; 1 1 a ) , 第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) が気密封じされて、モジュール化されていることを特徴とする、請求の範囲第 1 項記載の無線送受信用高周波回路。

4. 上記の半導体素子 ( 1 e ; 2 7 ) , 第 1 の弹性表面波型デュプレクサ ( 1 d ; 1 1 a ) 及び第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) が該セラミック基板 ( 1 z ; 5 0 ) に一体に実装されるとともに、該セラミック基板 ( 1 z ; 5 0 ) に実装されている上記の第 1 の弹性表面波型デュプレクサ ( 1 d ; 1 1 a ) 及び該第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) が気密封じされて、モジュール化され、

15 該サーキュレータ ( 1 b ; 2 9 A ) が第 1 基板 ( 1 x , 5 1 a ) に一体に実装されて、モジュール化され、

且つ、該アンテナ ( 1 a ; 3 0 a ) が第 2 基板 ( 1 y ; 5 1 b ) に一体に実装されて、モジュール化されていることを特徴とする、請求の範囲第 1 項記載の無線送受信用高周波回路。

20 5. 上記の半導体素子 ( 1 e ; 2 7 ) , 第 1 の弹性表面波型デュプレクサ ( 1 d ; 1 1 a ) 及び第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) が該セラミック基板 ( 1 z ; 1 0 ) に一体に実装されるとともに、該セラミック基板 ( 1 z ; 1 0 ) に実装されている少なくとも上記の第 1 の弹性表面波型デュプレクサ ( 1 d ; 1 1 a ) 及び該第 2 の弹性表面波型デュプレクサ ( 1 c ; 1 1 b ) が気密封じされて、モジュール化され、

且つ、上記のサーキュレータ ( 1 b ; 2 9 ) 及びアンテナ ( 1 a ; 3 0 ) が第 1 基板 ( 1 y ; 4 1 ) に一体に実装されて、モジュール化されていることを特徴とする、請求の範囲第 1 項記載の無線送受信用高周波回路。

6. 該サーキュレータ（1 b ; 2 9, 2 9 A, 2 9 B, 2 9 C）が、磁気シールド構造体内に設けられ、該磁気シールド構造体が、該サーキュレータ（1 b ; 2 9, 2 9 A, 2 9 B, 2 9 C）を構成する巻線付きフェライト 2 3 a 及び該フェライト 2 3 a に近接して設けられた磁石（2 2）の周囲に設けられた磁気遮蔽部材（1 4 b, 1 4 c, 1 4 d, 1 4 g, 1 4 h, 1 4 i）をそなえて構成されていることを特徴とする、請求の範囲第1項記載の無線送受信用高周波回路。

7. 送信無線信号を電力増幅する半導体素子（1 e ; 2 7）と、  
1 0 該半導体素子（1 e ; 2 7）の出力側に接続されて、該半導体素子（1 e ; 2 7）からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）と、  
受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）と、  
1 5 無線信号を送受信するアンテナ（1 a ; 3 0）と、  
該アンテナ（1 a ; 3 0）と該第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）の出力側と該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）の入力側とに接続されたサーキュレータ（1 b ; 2 9）とをそなえて構成されたことを特徴とする、無線送受信用高周波回路。

2 0

8. 無線送受信用高周波回路を構成する、送信無線信号を電力増幅する半導体素子（1 e ; 2 7）と、該半導体素子（1 e ; 2 7）からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）と、受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）とが一体に実装されたセラミック基板（1 z ; 1 0）と、  
該セラミック基板（1 z ; 1 0）に実装されている少なくとも上記の第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）を気密封じするために、該セラミック基板（1 z ; 1 0）に装着される蓋部材（1 4）とをそなえて構成されたことを特徴とする、無線送受

信用高周波回路モジュール。

9. 無線送受信用高周波回路を構成する、上記の半導体素子（1 e ; 2 7），第1の弹性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）に加えて、無線信号を送受信するアンテナ（1 a ; 3 0 b）と該第1の弹性表面波型デュプレクサ（1 d ; 1 1 a）の出力側と該第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）の入力側とに接続されたサーキュレータ（1 b ; 2 9 B）を、上記の半導体素子（1 e ; 2 7），第1の弹性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）と共に該セラミック基板（1 z ; 5 0 a）に一体に実装し、

該蓋部材（1 4）で、該セラミック基板（1 z ; 5 0 a）上に実装されている少なくとも上記の第1の弹性表面波型デュプレクサ（1 d ; 1 1 a）、該第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）を気密封じするように構成されたことを特徴とする、請求の範囲第8項記載の無線送受信用高周波回路モジュール。

1 5

1 0. 無線送受信用高周波回路を構成する、上記の半導体素子（1 e ; 2 7），第1の弹性表面波型デュプレクサ（1 d ; 1 1 a），第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）及びサーキュレータ（1 b ; 2 9）に加えて、該アンテナ（1 a ; 3 0）を、上記の半導体素子（1 e ; 2 7），第1の弹性表面波型デュプレクサ（1 d ; 1 1 a），第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）及びサーキュレータ（1 b ; 2 9）と共に該セラミック基板（1 z ; 1 0）に一体に実装し、

該蓋部材（1 4）で、該セラミック基板（1 z ; 1 0）上に実装されている少なくとも上記の第1の弹性表面波型デュプレクサ（1 d ; 1 1 a）、該第2の弹性表面波型デュプレクサ（1 c ; 1 1 b）を気密封じするように構成されたことを特徴とする、請求の範囲第9項記載の無線送受信用高周波回路モジュール。

1 1. 無線送受信用高周波回路を構成すべく、

送信無線信号を電力増幅する半導体素子（1 e ; 2 7）と、

該半導体素子（1 e ; 2 7）からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）と、

受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）とをそなえ、

5 上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）が共通の基板（1 z ; 1 0）に一体に実装されていることを特徴とする、無線送受信用高周波回路モジュール。

10 12. 無線送受信用高周波回路を構成する、上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）に加えて、該アンテナ（1 a ; 3 0 b）と該第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）の出力側と該第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）の入力側とに接続されたサーチュレータ（1 b ; 2 9 15 B）を、上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）と共に該基板（1 z ; 5 0 a）に一体に実装したことを特徴とする、請求の範囲第10項記載の無線送受信用高周波回路モジュール。

20 13. 無線送受信用高周波回路を構成する、上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a），第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）及びサーチュレータ（1 b ; 2 9 C）に加えて、該アンテナ（1 a ; 3 0）を、上記の半導体素子（1 e ; 2 7），第1の弾性表面波型デュプレクサ（1 d ; 1 1 a），第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）及びサーチュレータ（1 b ; 2 9 C）と共に該基板（1 z ; 5 0 b）に一体に実装したことを特徴とする、請求の範囲第12項記載の無線送受信用高周波回路モジュール。

14. 無線送受信用高周波回路を構成する、送信無線信号を電力増幅する半導体

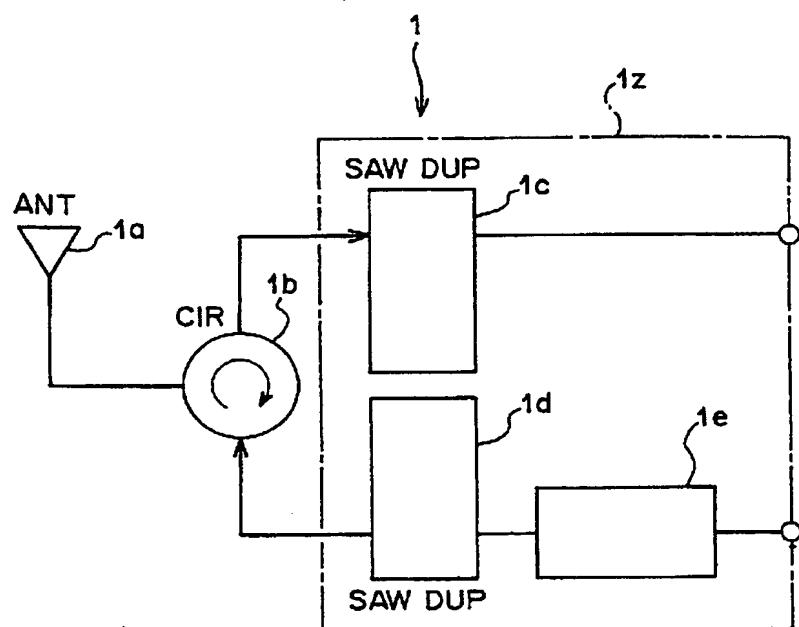
素子（1 e ; 2 7），該半導体素子（1 e ; 2 7）からの送信無線信号をろ波して出力する第1の弾性表面波型デュプレクサ（1 d ; 1 1 a）及び受信無線信号をろ波して出力する第2の弾性表面波型デュプレクサ（1 c ; 1 1 b）のうちの少なくとも1つの素子と、該素子のための表面電極（3 2 a～3 2 d）と、該表面電極（3 2 a～3 2 d）に接合された導体片（3 2）とを有する半導体チップ（4 8）と、

回路パターン（1 8 p）を形成され、該回路パターン（1 8 p）に該半導体チップ（4 8）における該導体片（3 2）が接合されることにより、該半導体チップ（4 8）を該回路パターン（1 8 p）に接続された基板（1 0）とをそなえて構成されたことを特徴とする、無線送受信用高周波回路モジュール。

1 5. 該サーキュレータ（1 b ; 2 9 B）が、磁気シールド構造体内に設けられ、該磁気シールド構造体が、該サーキュレータ（1 b ; 2 9 B）を構成する巻線付きフェライト2 3 a及び該フェライト2 3 aに近接して設けられた磁石（2 2）の周囲に設けられた磁気遮蔽部材（1 4 b, 1 4 c, 1 4 d, 1 4 g, 1 4 h, 1 4 i）をそなえて構成されていることを特徴とする、請求の範囲第9項記載の無線送受信用高周波回路モジュール。

1 6. 該第1の弾性表面波型デュプレクサ（1 c ; 1 1 b）又は該第2の弾性表面波型デュプレクサ（1 d ; 1 1 a）が閉所性の部材で封入されることにより気密封じがなされて実装されるように構成されたことを特徴とする、請求の範囲第8～13項のいずれか一項に記載の無線送受信用高周波回路モジュール。

図 1



☒ 2

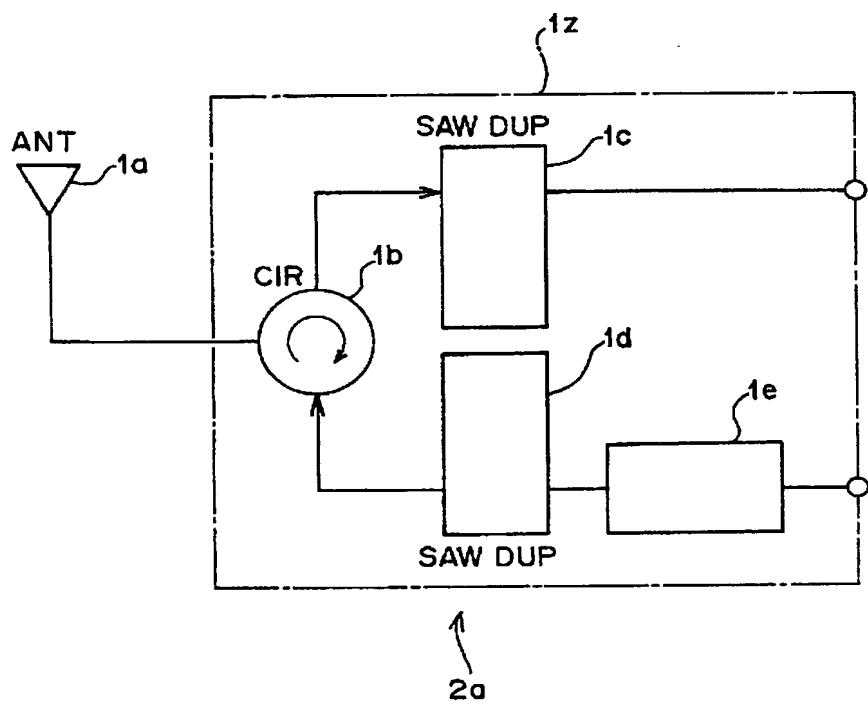


図 3

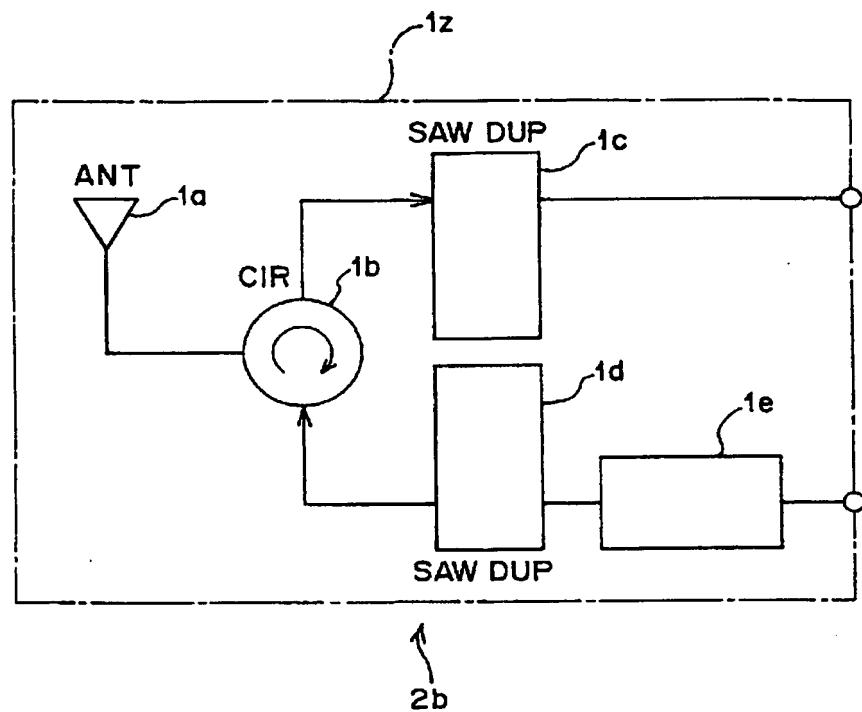


図 4

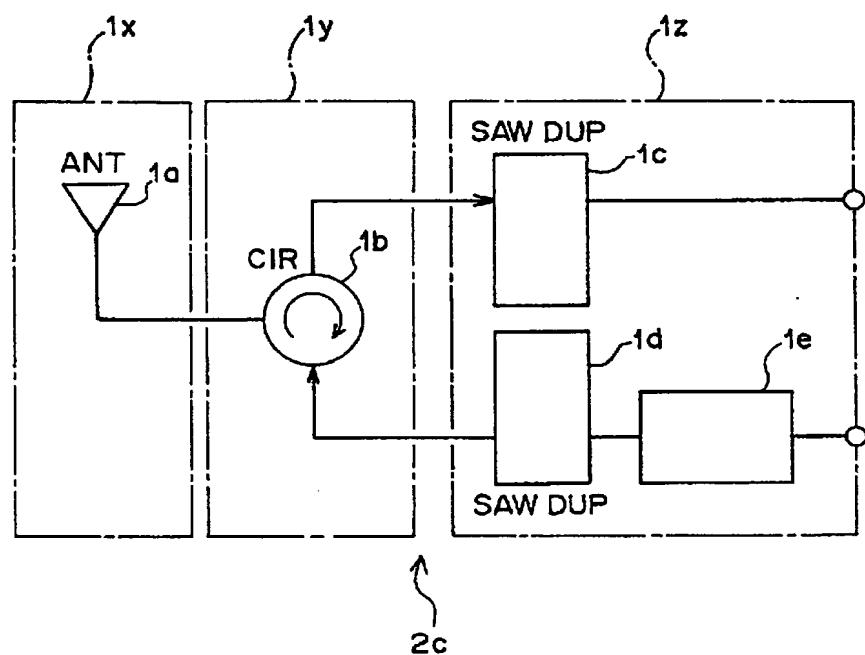


図 5

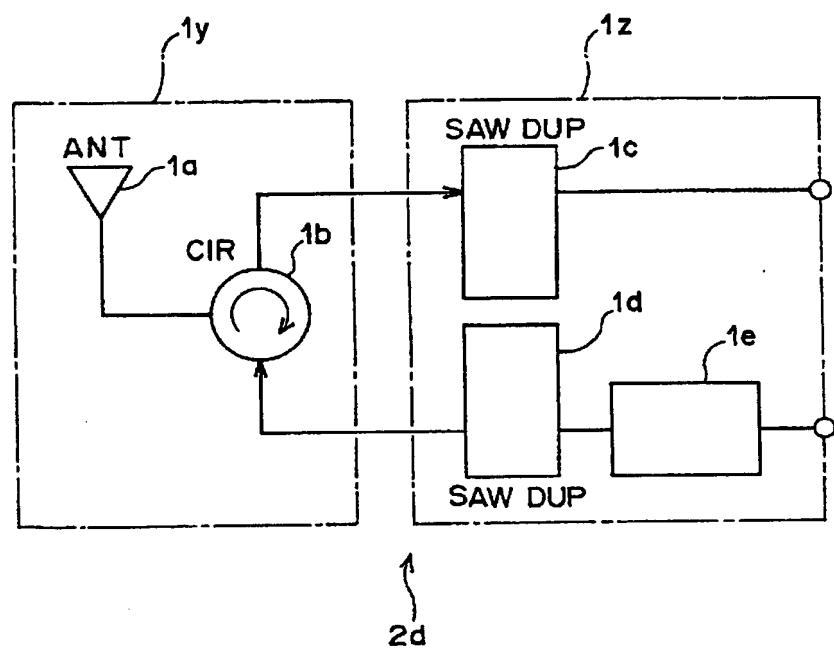


図 6

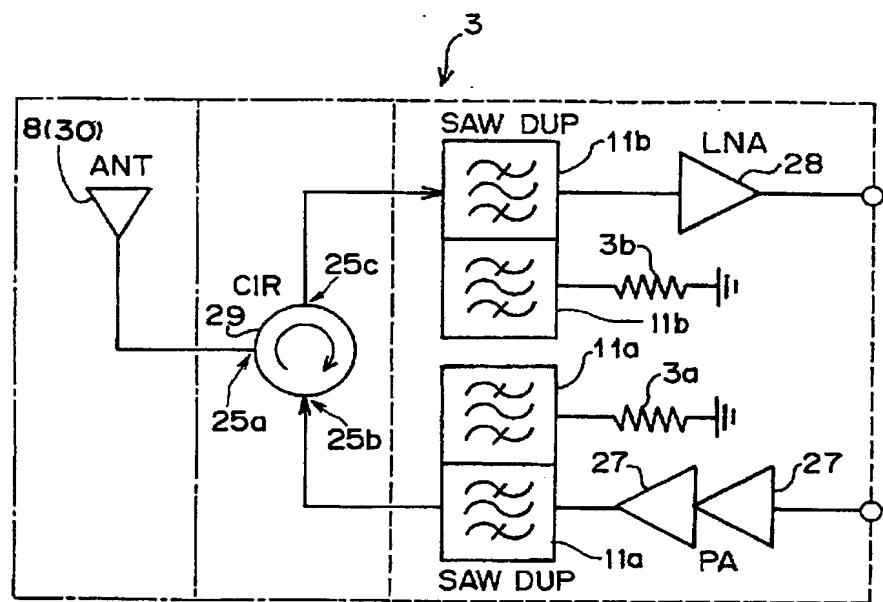


图 7

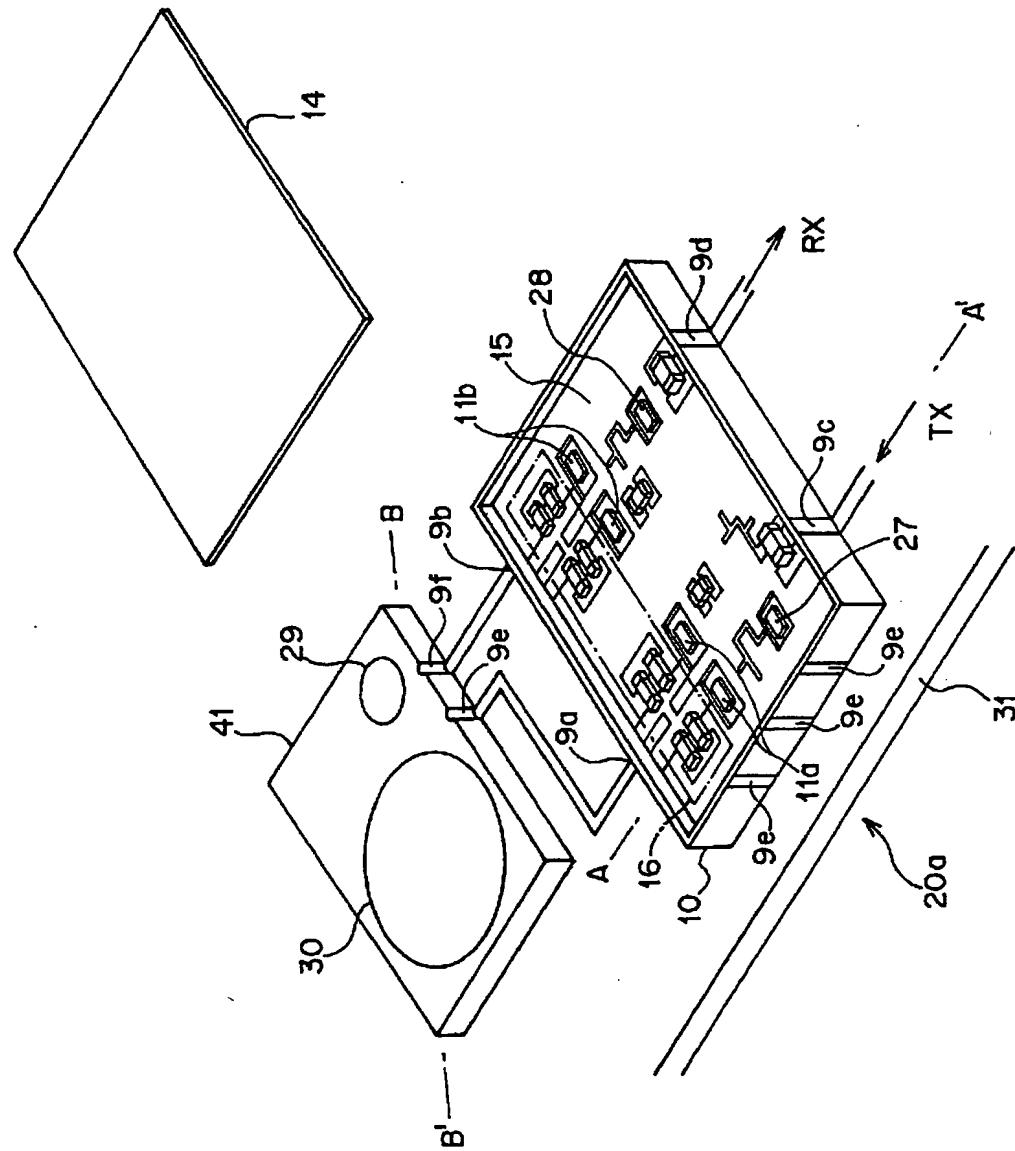


図 8

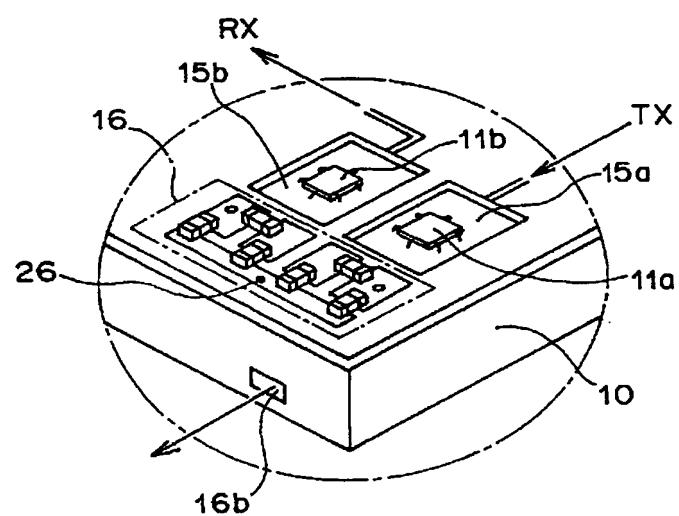


図 9

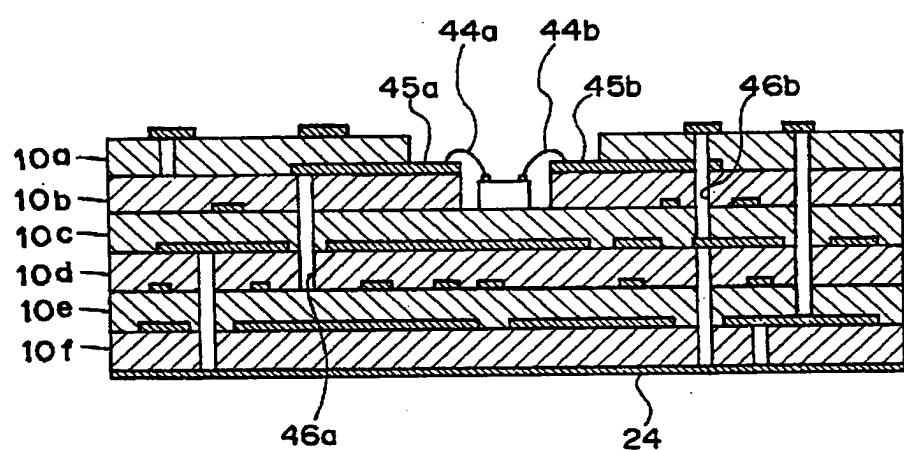


图 10

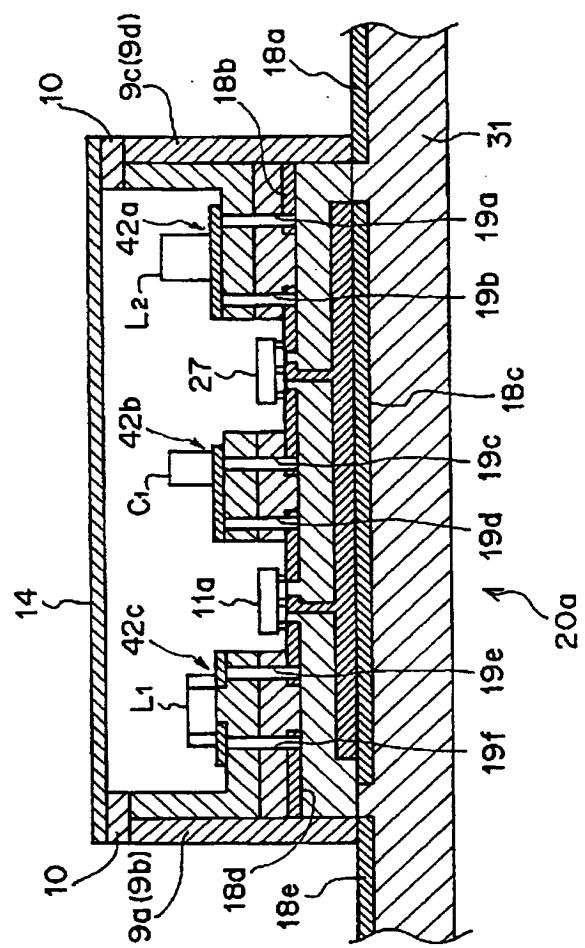


図 11

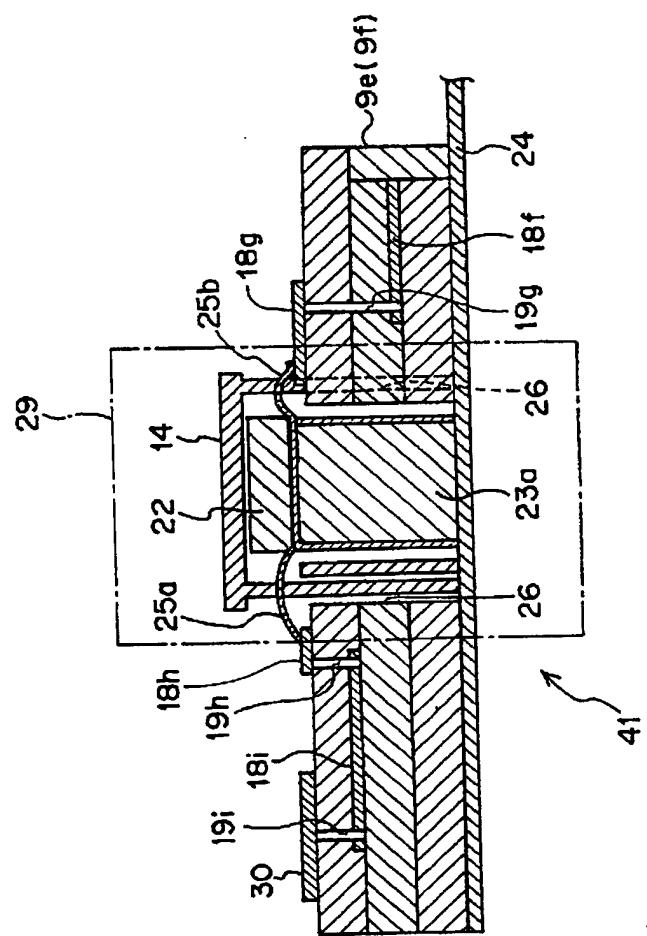


図 12(a)

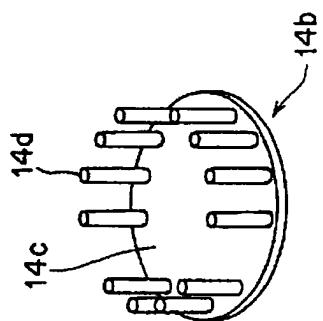


図 12(b)

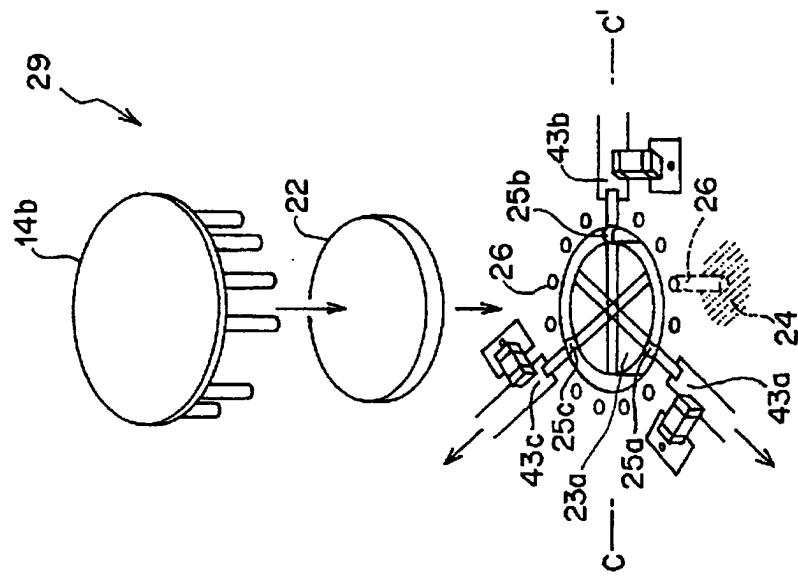


図 13

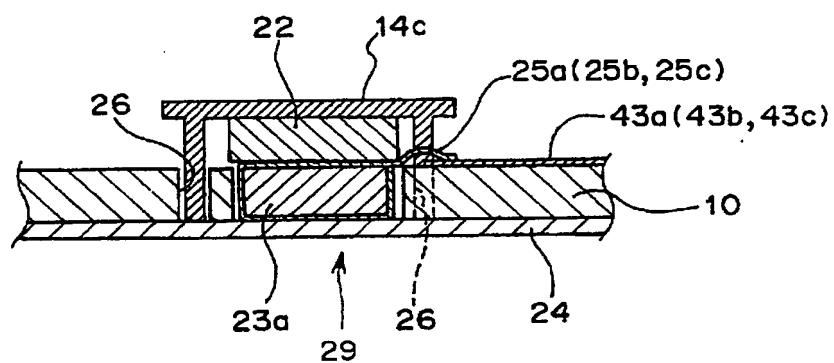


図 14(a)

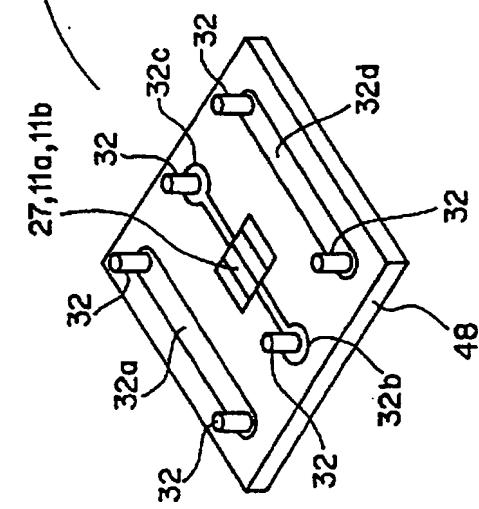


図 14(b)

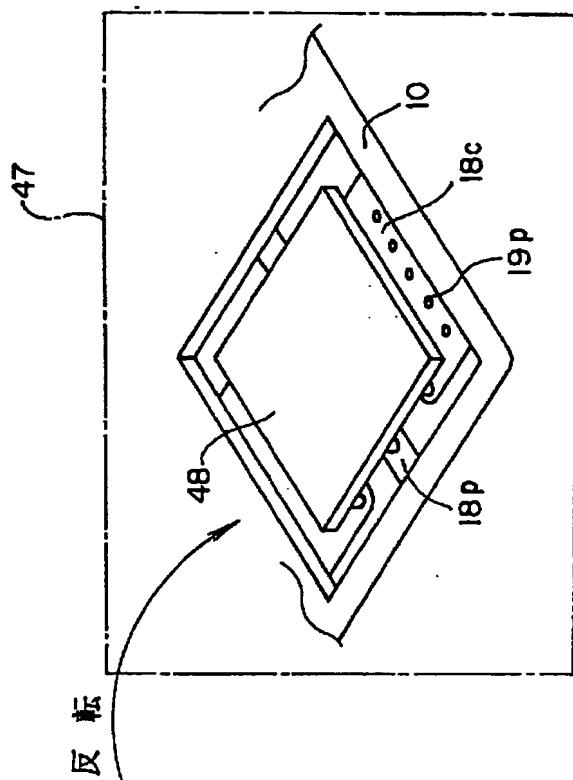


図 15

TX → RX

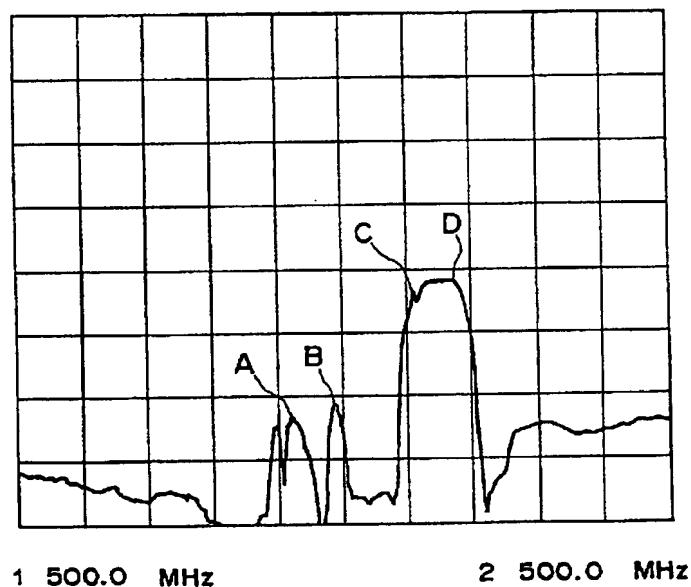


図 16

ANT → RX

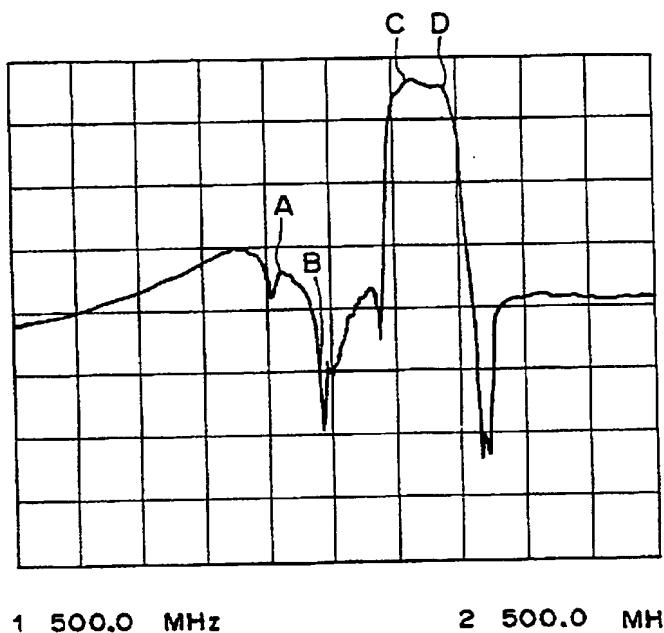


图 17

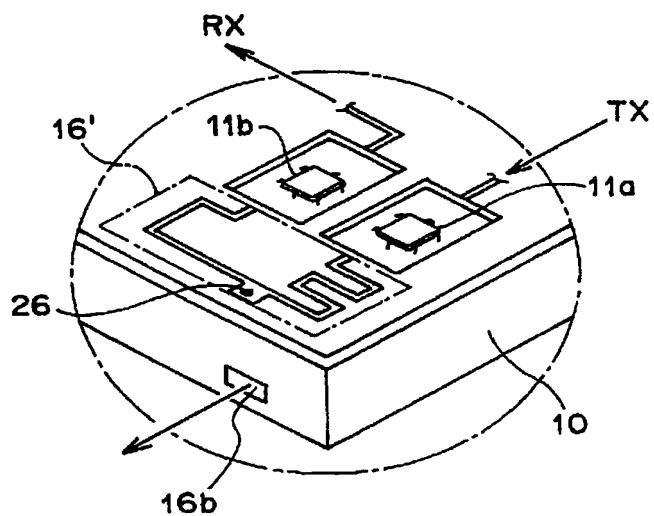


図 18

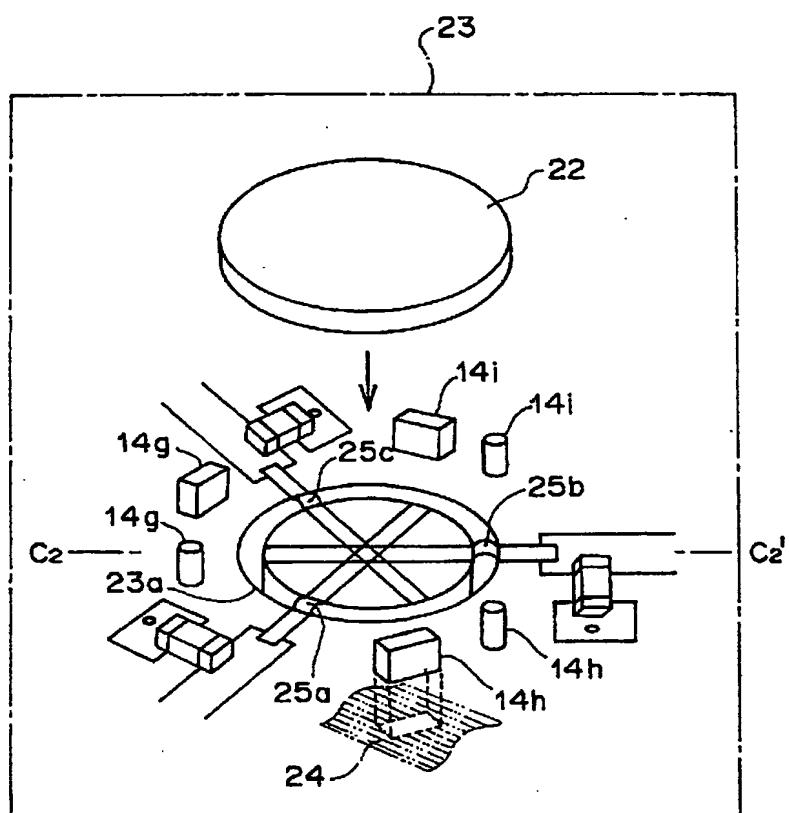


図 19

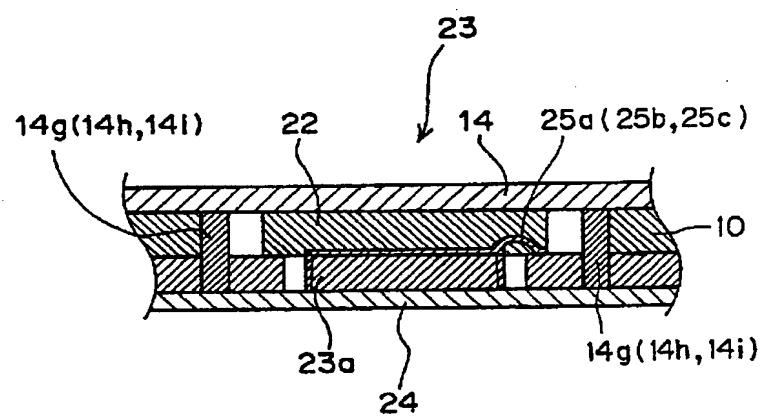


図 20

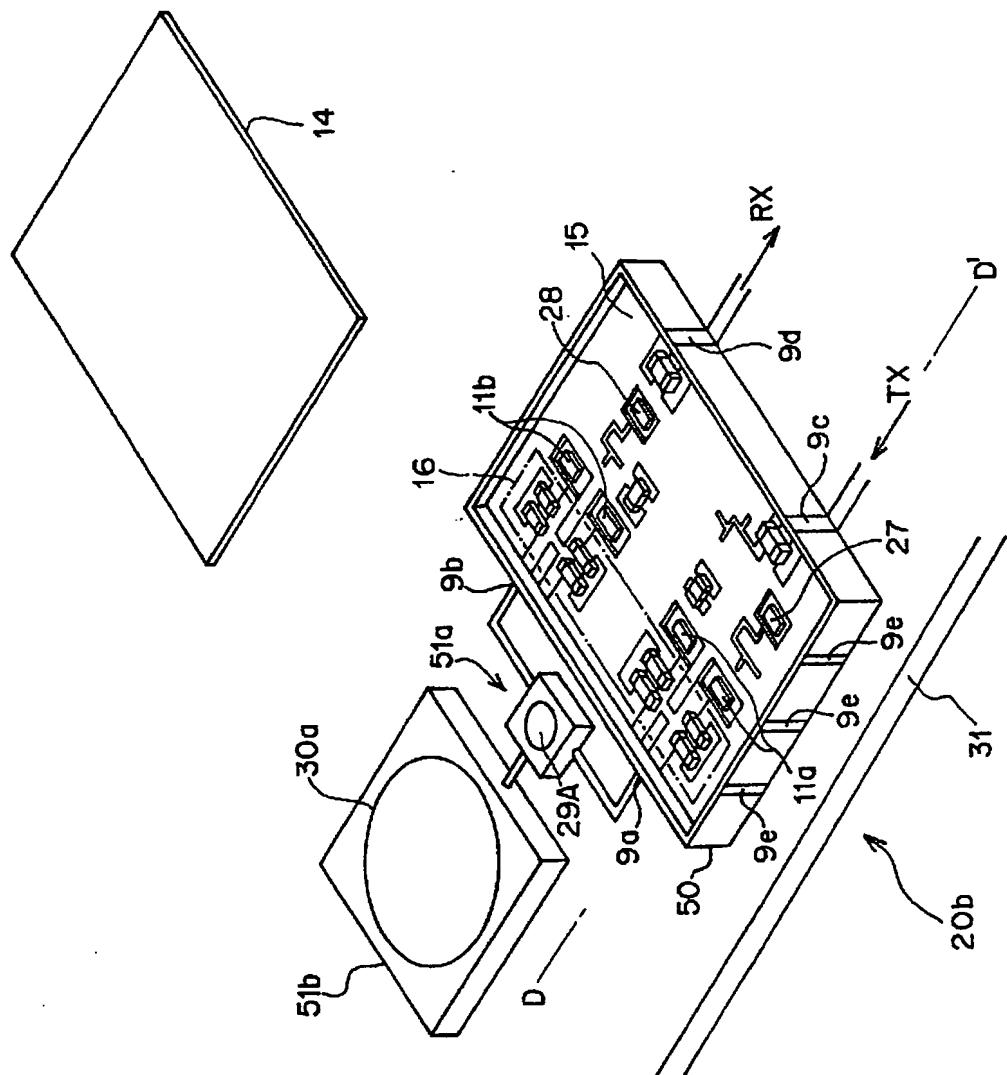


図 21

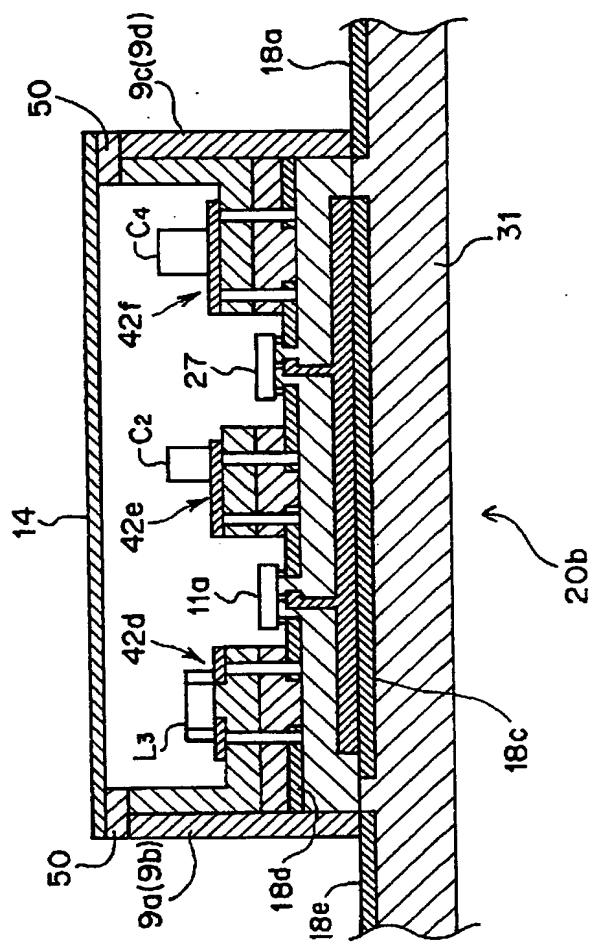


図 22

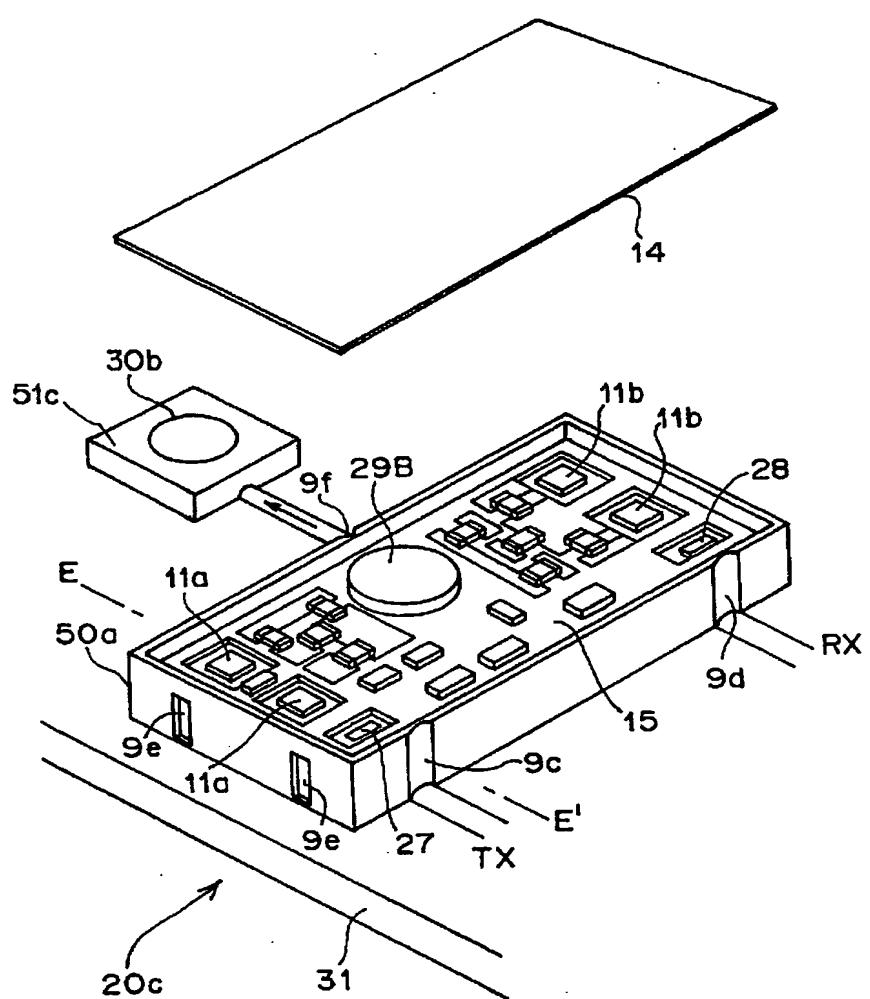


图 23

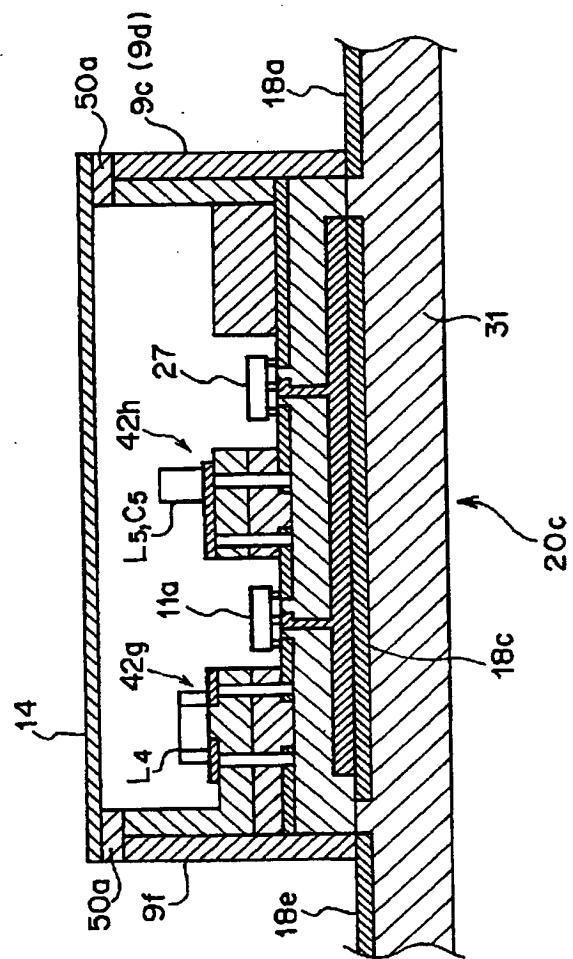


図 24

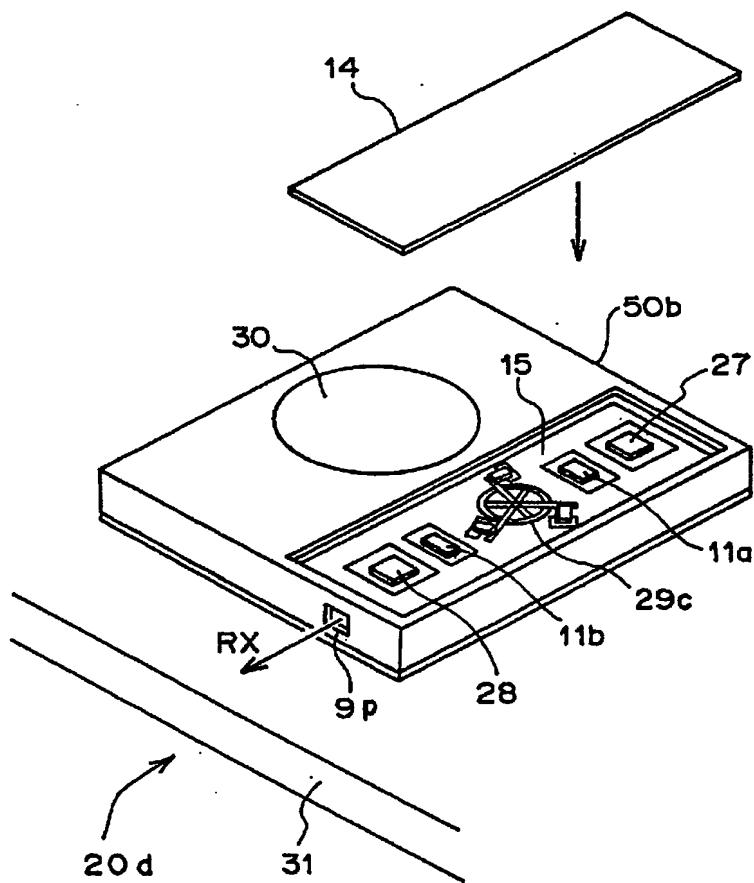
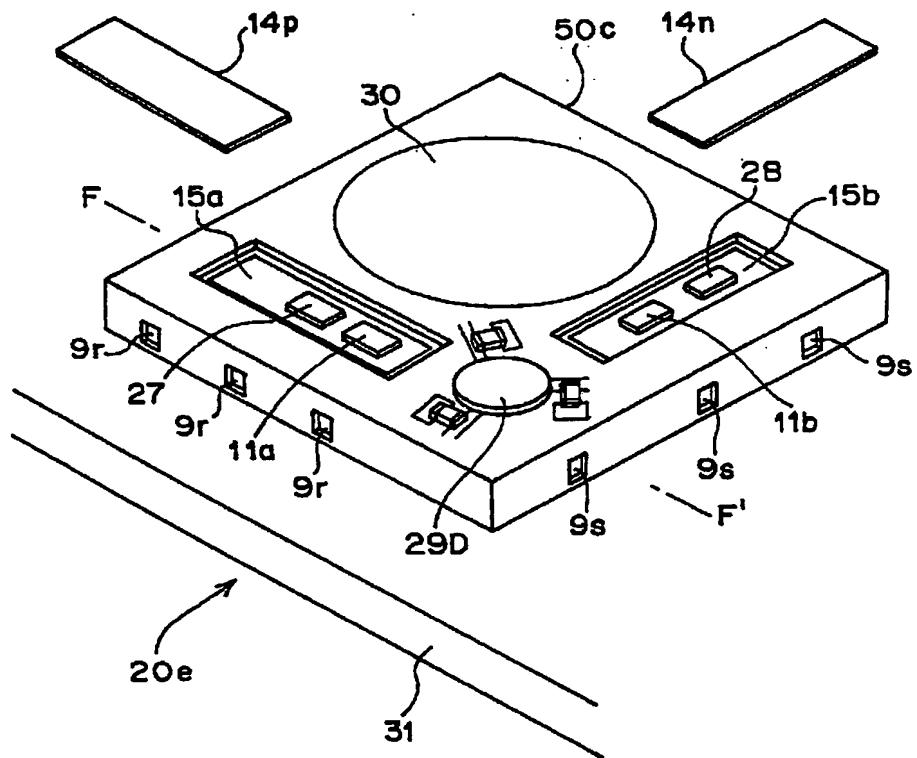


図 25



26

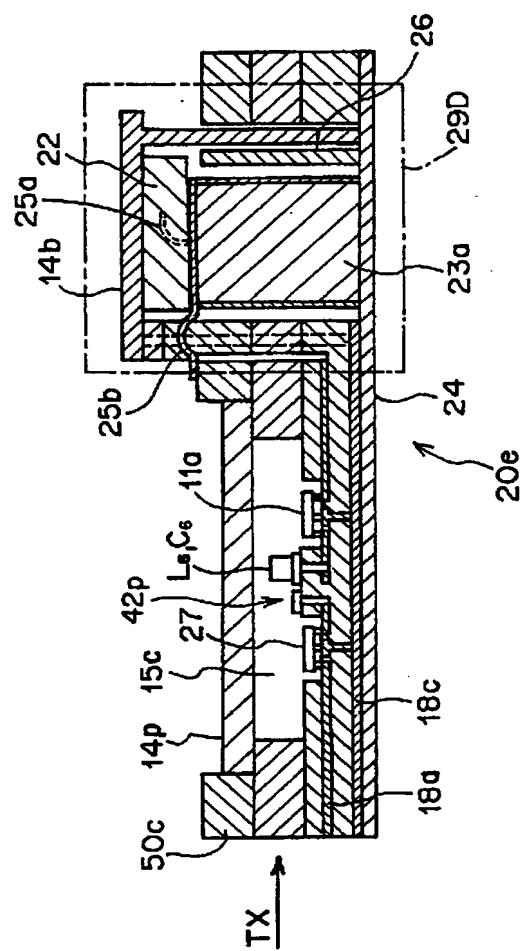


図 27

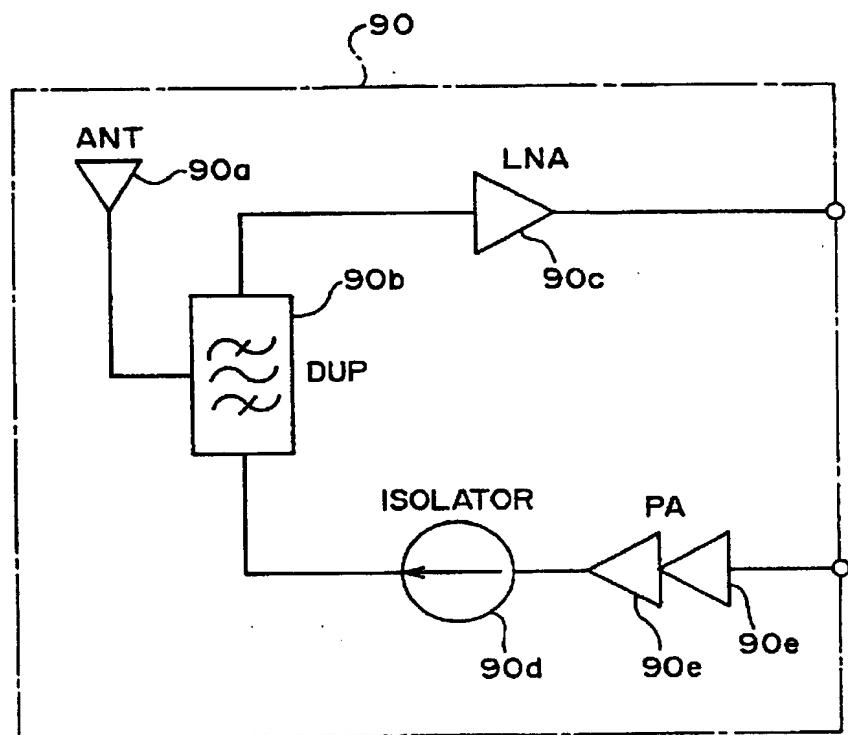


図 28

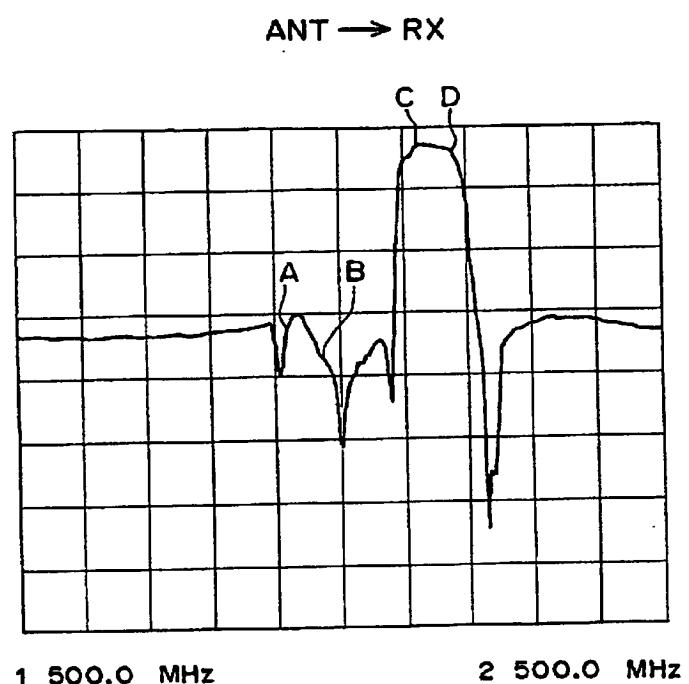
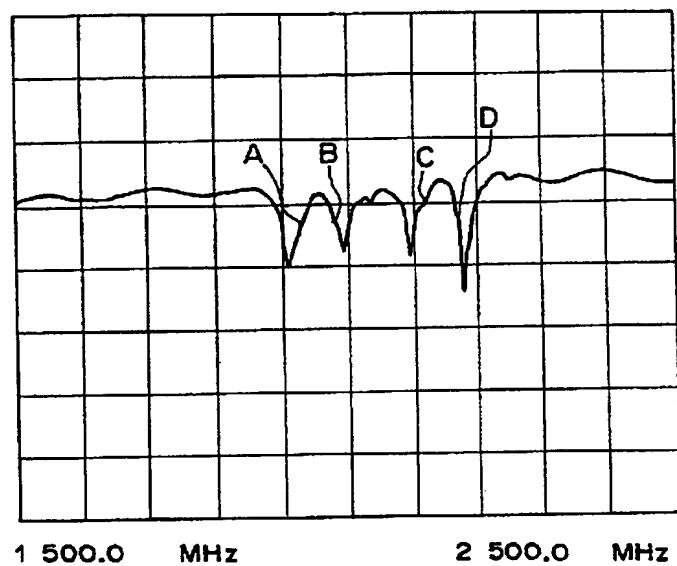


図 29

TX → RX



## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/00980

## A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl<sup>6</sup> H04B1/50, H03H9/72, H01P1/383

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl<sup>6</sup> H04B1/38-1/58, H03H9/72, H01P1/383

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched  
 Jitsuyo Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999  
 Kokai Jitsuyo Shinan Koho 1971-1999 Jitsuyo Shinan Toroku Koho 1996-1999

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP, 7-50611, A (Ericsson GE Mobile Communications Inc.), 21 February, 1995 (21. 02. 95), Fig. 2 (& EP, 613,258, A1 & US, 5,487,179, A)	1-6, 8-16 7
Y	JP, 4-196827, A (Hitachi,Ltd.), 16 July, 1992 (16. 07. 92), Fig. 1 (Family: none)	1-6, 8-13, 15, 16
Y	JP, 5-183328, A (Hitachi,Ltd., Hitachi Automotive Engineering Co., Ltd.), 23 July, 1993 (23. 07. 93), Fig. 3 (& US, 5,400,039, A & US, 5,628,053)	3-5, 9-10, 12-13, 15-16
Y	JP, 6-164211, A (Murata Mfg. Co., Ltd.), 10 June, 1994 (10. 06. 94), Fig. 1 (Family: none)	6, 15

 Further documents are listed in the continuation of Box C. See patent family annex.

\* Special categories of cited documents:

- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier document but published on or after the international filing date
- "L" document which may throw doubt on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed

- "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
- "&" document member of the same patent family

Date of the actual completion of the international search  
18 May, 1999 (18. 05. 99)Date of mailing of the international search report  
1 June, 1999 (01. 06. 99)Name and mailing address of the ISA/  
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

**INTERNATIONAL SEARCH REPORT**

International application No.

PCT/JP99/00980

**C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT**

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP, 62-171327, A (Hitachi,Ltd., Hitachi Electronics,Ltd.), 28 July, 1987 (28. 07. 87), Fig. 1 (Family: none)	8-10, 12-16

## A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl. H04B 1/50, H03H 9/72, H01P 1/383

## B. 調査を行った分野

## 調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl. H04B 1/38-1/58, H03H 9/72, H01P 1/383

## 最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1926-1996  
 日本国公開実用新案公報 1971-1999  
 日本国実用新案登録公報 1996-1999  
 日本国登録実用新案公報 1994-1999

## 国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

## C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y X	JP, 7-50611, A (エリクソン - ジーイー モービル コミュニケーションズ インコーポレイテッド) 21. 2月. 1 995 (21. 02. 95), 第2図 (&EP, 613, 258, A1 &US, 5, 487, 179, A)	1-6, 8-16 7
Y	JP, 4-196827, A (株式会社日立製作所) 16. 7月. 1992 (16. 07. 92), 第1図 (ファミリーなし)	1-6, 8-13, 15, 16
Y	JP, 5-183328, A (株式会社日立製作所, 日立オートモ ティブエンジニアリング株式会社) 23. 7月. 1993 (23. 07. 93), 第3図 (&US, 5, 400, 039, A &U S, 5, 628, 053)	3-5, 9-10, 12- 13, 15-16

 C欄の続きにも文献が列挙されている。 パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示す  
もの  
 「E」国際出願日前の出願または特許であるが、国際出願日  
以後に公表されたもの  
 「L」優先権主張に疑義を提起する文献又は他の文献の発行  
日若しくは他の特別な理由を確立するために引用する  
文献 (理由を付す)  
 「O」口頭による開示、使用、展示等に言及する文献  
 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献  
 「T」国際出願日又は優先日後に公表された文献であって  
て出願と矛盾するものではなく、発明の原理又は理  
論の理解のために引用するもの  
 「X」特に関連のある文献であって、当該文献のみで発明  
の新規性又は進歩性がないと考えられるもの  
 「Y」特に関連のある文献であって、当該文献と他の1以  
上の文献との、当業者にとって自明である組合せに  
よって進歩性がないと考えられるもの  
 「&」同一パテントファミリー文献

国際調査を完了した日 18. 05. 99	国際調査報告の発送日 01.06.99
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP) 郵便番号 100-8915 東京都千代田区霞が関三丁目4番3号	特許庁審査官 (権限のある職員) 溝本 安展 印 電話番号 03-3581-1101 内線 3536

C (続き) . 関連すると認められる文献		関連する 請求の範囲の番号
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	
Y	JP, 6-164211, A (株式会社村田製作所) 10. 6月. 1994 (10. 06. 94), 第1図 (ファミリーなし)	6, 15
Y	JP, 62-171327, A (株式会社日立製作所, 日立電子株 式会社) 28. 7月. 1987 (28. 07. 87), 第1図 (ファミリーなし)	8-10, 12-16

THIS PAGE BLANK (USPTO)